

706C

706

C

جمهوری اسلامی ایران  
وزارت علوم، تحقیقات و فناوری  
سازمان سنجش آموزش کشور

«در زمینه مسائل علمی، باید دنبال قله بود.»  
مقام معظم رهبری

عصر جمعه  
۱۴۰۲/۱۲/۰۴

دفترچه شماره ۳ از ۳

## آزمون ورودی دوره‌های دکتری (نیمه‌تمتر کز) – سال ۱۴۰۳

مهندسی کامپیوتر (کد ۲۳۵۴)

مدت زمان پاسخگویی: ۱۳۵ دقیقه

تعداد سؤال: ۱۲۵

عنوان مواد امتحانی، تعداد و شماره سؤال‌ها

ردیف	مواد امتحانی	تعداد سؤال	از شماره	تا شماره
۱	ساختمان داده‌ها و طراحی الگوریتم‌ها	۲۰	۱	۲۰
۲	مدار منطقی و معماری کامپیوتر	۲۰	۲۱	۴۰
۳	سیستم‌های عامل پیشرفته	۱۵	۴۱	۵۵
۴	پایگاه داده‌های پیشرفته	۱۰	۵۶	۶۵
۵	شناسایی الگو - یادگیری ماشین	۲۵	۶۶	۹۰
۶	شبکه‌های پیشرفته	۱۰	۹۱	۱۰۰
۷	معماری کامپیوتر پیشرفته - VLSI پیشرفته	۲۵	۱۰۱	۱۲۵

این آزمون، نمره منفی دارد.

استفاده از ماشین حساب مجاز نیست.

حق چاپ، تکثیر و انتشار سوالات به هر روش (الکترونیکی و ...) پس از برگزاری آزمون، برای تمامی اشخاص حقیقی و حقوقی تنها با مجوز این سازمان مجاز می‌باشد و با متخلفین برابر مقررات رفتار می‌شود.

\* داوطلب گرامی، عدم درج مشخصات و امضا در مندرجات جدول زیر، بهمنزله عدم حضور شما در جلسه آزمون است.

اینجانب ..... با شماره داوطلبی ..... با آگاهی کامل، یکسان بودن شماره صندلی خود با شماره داوطلبی مندرج در بالای کارت ورود به جلسه، بالای پاسخنامه و دفترچه سوالها، نوع و کد کنترل درج شده بر روی دفترچه سوالها و پایین پاسخنامه ام را تأیید می نمایم.

امضا:

### ساختمان داده‌ها و طراحی الگوریتم‌ها:

-۱ فرض کنید یک مجموعه  $n$  عضوی را به  $k$  آرایه افزای کردہ‌ایم. اگر فقط مجاز باشیم که از هر آرایه تنها یک عضو انتخاب کنیم، به طوری که اختلاف بیشترین و کمترین اعداد انتخاب شده حداقل باشد، بهترین مورد برای زمان اجرای الگوریتم کدام است؟

- (۱)  $O(nk)$  (۲)  $O(n + k)$  (۳)  $O(n \log k)$  (۴)  $O(k \log n)$

-۲ فرض کنید  $a$  یک بردار  $n$  مؤلفه‌ای باشد، اگر تبدیل فوریه گستته آن یعنی  $DFT(a)$  را با استفاده از تبدیل فوریه سریع FFT محاسبه کنیم، آنگاه مراتبه زمانی یک الگوریتم کارا برای این منظور کدام است؟

- (۱)  $O(n^2)$  (۲)  $O(n^{\frac{3}{2}})$  (۳)  $O(n^{\frac{1}{2}} \log n)$  (۴)  $O(n^2 \log n)$

-۳ چنانچه پیمایش درخت دودویی را در دو حالت Preorder و Postorder داشته باشیم، هرگاه تعداد رئوس درخت برابر باشد، در این صورت تعداد درختان دودویی ممکن، کدام است؟

- (۱)  $3^0$  (۲)  $3^1$  (۳)  $3^2$  (۴)  $3^3$

-۴ فرض کنید  $n$  نقطه روی خط حقیقی با طول‌های  $x_1, x_2, \dots, x_n$  داریم. می‌خواهیم نقطه‌ای از این نقاط را روی این خط بیاییم که مجموع فواصل آن تا سایر نقاط حداقل باشد. بهترین الگوریتم برای این منظور آرچه مراتبه زمانی است؟

- (۱)  $O(n)$  (۲)  $O(n^{\frac{1}{2}})$  (۳)  $O(\log n)$  (۴)  $O(n \log n)$

-۵ اعداد ۱ تا ۱۴۰۲ را به ترتیب به عنوان داده‌های یک صف حلقوی  $Q$  که به صورت پیوندی با شروع از  $P$  پیاده‌سازی شده است قرار داده‌ایم، خروجی شبه کد زیر کدام است؟

**while ( $P \neq P \rightarrow \text{next}$ )**

**$P \rightarrow \text{next} = p \rightarrow \text{next} \rightarrow \text{next};$**

**$\text{cout} \ll p \rightarrow \text{data};$**

- (۱) ۷۵۷ (۲) ۷۵۸ (۳) ۱۰۲۳ (۴) ۱۰۲۴

-۶ آرایه‌ای شامل ۱ -  $n$  عدد صحیح داریم. این آرایه شامل اعداد ۱ تا  $n$  بدون تکرار است، اما یکی از اعداد حذف شده است. پیچیدگی زمانی سریع ترین الگوریتم برای پیدا کردن عدد حذف شده در بدترین حالت کدام است؟

- (۱)  $\Theta(n \log n)$  (۲)  $\Theta(n^{\frac{1}{2}})$  (۳)  $\Theta(n)$  (۴)  $\Theta(n^{\frac{3}{2}})$

-۷ آرایه‌ای به طول  $n$  از اعداد داریم، می‌خواهیم زیرآرایه‌ای متوالی به طول  $k$  از این آرایه استخراج کنیم که مجموع عناصر آن حداقل باشد. مرتبه الگوریتم مناسب برای حل این مسئله کدام است؟

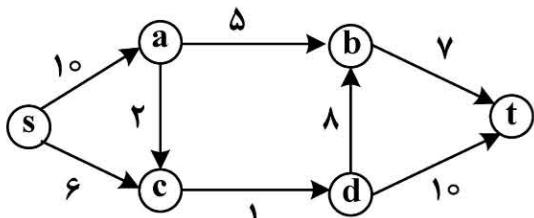
$$O(n) \quad (۲)$$

$$O(n^2 \log k) \quad (۱)$$

$$O(n+k) \quad (۴)$$

$$O(nk) \quad (۳)$$

-۸ در شبکه جریان زیر، حداقل جریان عبوری از  $s$  به  $t$  با توجه به مقادیر ظرفیت جریان مشخص شده، کدام است؟



$$10 \quad (۱)$$

$$13 \quad (۲)$$

$$15 \quad (۳)$$

$$16 \quad (۴)$$

-۹ حداقل تعداد مقایسه‌های لازم برای یافتن کوچکترین و بزرگترین عنصر در یک آرایه  $n$  عنصری، کدام است؟

$$n-1 \quad (۱)$$

$$\frac{3}{2}n-3 \quad (۲)$$

$$n \log n \quad (۳)$$

$$\left\lceil \frac{3n}{2} \right\rceil - 2 \quad (۴)$$

-۱۰ آرایه نامرتب  $T[1..n]$  از اعداد مفروض است. یک پنجره به طول  $\sqrt{n}$  داریم که آن را با  $(\sqrt{n})$  window نشان می‌دهیم. این پنجره اگر روی آرایه  $T[1..n]$  از اندیس  $i$  آم باز شود، آن گاه زیرآرایه  $[i-\sqrt{n}..i+\sqrt{n}]$  مرتب خواهد شد. با یک الگوریتم کار، حداقل با چند بار فراخوانی این پنجره می‌توان آرایه  $T$  را مرتب کرد؟

$$2n^2 \quad (۱)$$

$$4n \quad (۲)$$

$$2n\sqrt{n} \quad (۳)$$

$$4n \log n \quad (۴)$$

-۱۱ مرتبه جواب رابطه بازگشتی  $T(n) = T(\frac{n}{9}) + T(\frac{7n}{9}) + 1$ ، کدام است؟

$$O(n) \quad (۱)$$

$$O(n^{\log_9 2}) \quad (۲)$$

$$O(n \log n) \quad (۳)$$

$$O(n^{\frac{\log_9 2}{7}}) \quad (۴)$$

-۱۲ فرض کنید یک کاهش چندجمله‌ای از مسئله A به مسئله B از کلاس NP داشته باشیم. کدام مورد درست است؟

(۱) اگر مسئله B از کلاس P باشد، آن گاه  $P = NP$  است.

(۲) اگر مسئله A NP-Hard باشد، آن گاه مسئله B NP-Complete است.

(۳) اگر مسئله B NP-Complete باشد، آن گاه مسئله A نیز NP-Complete است.

(۴) موارد ۱ و ۳

- ۱۳- تابع بازگشتی زیر را در نظر بگیرید. تابع  $g(x, y)$  برای درج  $y$  تا علامت ۰ در محل  $x$  استفاده می‌شود.

خروجی تابع  $f$  برای  $(f(3, 8))$  کدام مورد است؟

$f(\text{int } a, \text{int } b, \text{int } c)$

{

$\text{int } m = (a + b) / 2;$

    if ( $c > 0$ )

        {

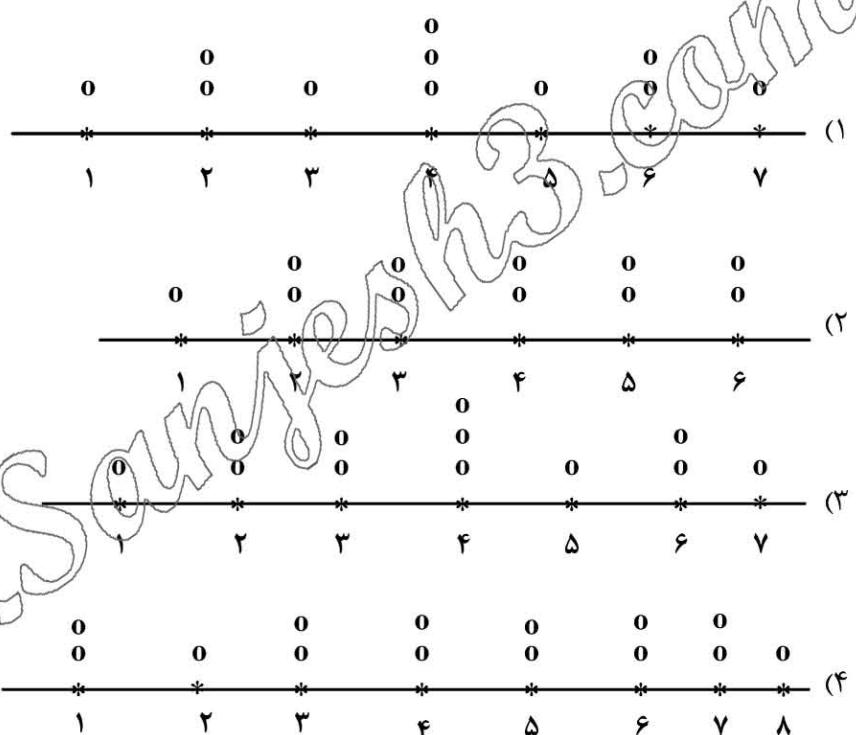
$g(m, c);$

$f(a, m, c - 1);$

$f(m, b, c - 1);$

        }

}



- ۱۴- یک مجتمع آموزشی تصمیم دارد برای برگزاری کلاس‌های درسی یک روز معین، از کمترین کلاس فیزیکی استفاده کند. برنامه درسی یک روز معین، شامل  $n$  درس متمایز موجود است، زمان شروع و خاتمه هر درس از قبل مشخص شده است. سریع ترین الگوریتم برای تعیین حداقل تعداد کلاس‌های فیزیکی اختصاص داده شده، از چه ساختمندان داده و مرتبه زمانی برخوردار است؟

۱) استفاده از صف، در مرتبه اجرایی  $O(n)$

۲) استفاده از هرم فیبوناچی، در مرتبه اجرایی  $O(n)$

۳) استفاده از درخت جستجو، در مرتبه اجرایی  $O(n \log n)$

۴) استفاده از پشت، در مرتبه اجرایی  $O(n^2)$

- ۱۵- چه تعداد از موارد زیر درست است؟

- از یک آرایه دلخواه می‌توان در مرتبه  $O(n)$  یک هرم دودویی مینیمم تولید کرد.

- بهترین مرتبه زمان اجرا برای پیاده‌سازی الگوریتم پریم جهت تعیین درخت پوشای کمینه یک گراف، استفاده از ساختمندان داده هرم فیبوناچی مینیمم است.

- اگر یک درخت AVL با ارتفاع  $h$ ، حداقل دارای  $T(h)$  گره باشد آنگاه  $T(h) = T(h-1) + T(h-2) + 1$

۱) صفر

۲) ۳

۳) ۲

- ۱۶- فرض کنید  $G = (V, E)$  یک گراف همبند وزن دار باشد که وزن تمام یال های آن برابر مقدار ثابت  $C$  است. چند مورد از گزاره های زیر در مورد این گراف، درست است؟

- درخت پوشای کمینه (MST) این گراف را می توان در مرتبه  $O(|E|)$  محاسبه کرد.

- می توان طول کوتاه ترین مسیر از یک رأس تا تمام رئوس را در مرتبه  $O(|V|)$  محاسبه کرد.

- می توان تعداد مؤلفه های همبند گراف را در مرتبه  $\Theta(|V| + |E|)$  محاسبه کرد.

(۱) صفر

(۲) ۳

(۳) ۲

- ۱۷- فرض کنید بخواهیم عدد  $n$  را به  $k$  جمعوند طبیعی تبدیل کنیم. رابطه بازگشتی که تعداد حالات ممکن را مشخص می کند، کدام است؟ (تعداد حالات موردنظر را با  $P(n, k)$  نشان می دهیم)

$$6 = 1+1+4$$

$$6 = 2+2+2$$

$$6 = 3+1+2$$

$$P(n, k) = P(n-1, k-1) + P(n-k, k) \quad (1)$$

$$P(n, k) = P(n-1, k-1) + P(n, k-2) \quad (2)$$

$$P(n, k) = P(n-1, k) + P\left(\frac{n}{2}, \frac{k}{2}\right) \quad (3)$$

$$P(n, k) = P\left(\frac{n}{2}, k\right) + P\left(n, \frac{k}{2}\right) \quad (4)$$

- ۱۸- آرایه  $A$  به طول  $n$  مفروض است. می دانیم عنصری در این آرایه بیش از  $\frac{2n}{3}$  بار، تکرار شده است. بهترین الگوریتم برای یافتن این عنصر، از چه مرتبه زمانی است؟

(۱)  $O(n)$

(۲)  $O(n \log n)$

(۳)  $O(n \log n)$

- ۱۹- در جدول درهم ساز زیر فرض کنید برای رفع مشکل تصادم از روش وارسی خطی استفاده شده است. با در نظر گرفتن فرض یکنواختیتابع درهم ساز، کلید بعدی با چه احتمالی در خانه چهارم قرار می گیرد؟

۱	۲	۳	۴	۵	۶	۷	۸	۹	۱۰	۱۱	۱۲	۱۳	۱۴	۱۵	۱۶	۱۷	۱۸
۵	۱۱	۷				۱۱	۲	۹		۱۴	۳	۱	۴	۶			

$$\frac{10}{18} \quad (4) \qquad \frac{8}{18} \quad (3) \qquad \frac{7}{18} \quad (2) \qquad \frac{5}{18} \quad (1)$$

- ۲۰- چند مورد از عبارات زیر درست است؟

- برای مرتب سازی توپولوژیکال رأس ها در گراف جهت دار، حتماً باید از دو بار الگوریتم DFS استفاده شود.

- برای محاسبه قطر یک گراف غیر جهت دار و ساده و بدون دور، از دوبار الگوریتم BFS استفاده می کنیم.

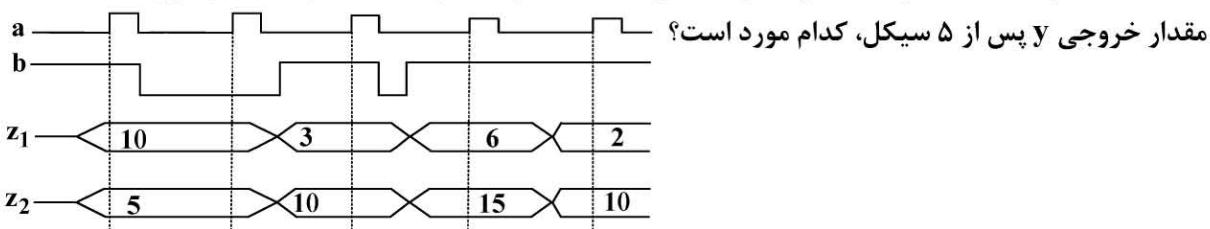
- هرگاه  $G$  یک گراف غیر جهت دار ساده باشد، مسئله تشخیص دور در این گراف را می توان در مرتبه زمانی  $O(|V|)$  پاسخ داد. (تعداد رئوس گراف  $G$  است).

(۱) صفر

(۲) ۳

(۳) ۲

-۲۱- کد Verilog/VHDL زیر را درنظر بگیرید. با توجه به مقادیر ورودی‌ها که به صورت شکل موج داده شده‌اند،



#### Verilog

```
module exam(z1, z2, a, b, y);
    input z1, z2, a, b;
    output y;
    wire [7:0] z1, z2;
    wire a, b;
    reg [7:0] y;

    always @ (posedge a or negedge b)
        if (!b) begin
            y <= 0;
        end else begin
            y <= y * z1 + z2;
        end
    endmodule
```

#### VHDL

```
entity exam is
port(
    a, b : in bit;
    z1, z2 : in signed (7 downto 0);
    y : out signed (8 downto 0));
end entity exam;
```

```
architecture AR of exam is
begin
    process(a, b)
    begin
        if b = '0' then
            y <= (others => '0');
        elsif rising_edge(a) then
            y <= y * z1 + z2;
        end if;
    end process;
end AR;
```

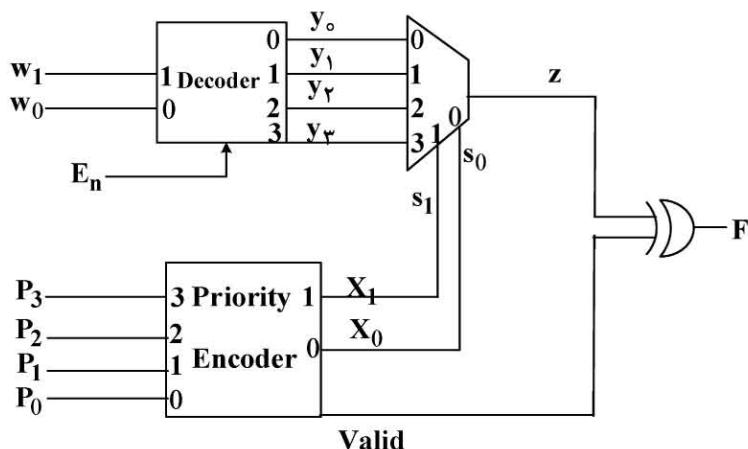
۴۰ (۱)

۱۵۰ (۲)

۱۶۰ (۳)

۴) با توجه به اینکه مقدار اولیه y در سیکل اول مشخص نیست، مقدار خروجی y نامشخص خواهد بود.

-۲۲- مقدار خروجی F به ازای دو حالت، حالت اول "11" و حالت دوم "01" P = "0101", E<sub>n</sub> = 1, w = "01"



- ۲) صفر - یک

- ۴) یک - یک

- ۲۳ در یک مدار ترتیبی با دو فلیپ‌فلاب نوع D، معادلات ورودی‌های فلیپ‌فلاب‌ها و خروجی Y بر حسب حالت جاری AB و ورودی X، به صورت زیر است. در صورتی که در حالت  $AB = 11$ ، به طور ناخواسته مقدار ذخیره شده در فلیپ-فلاب B از یک به صفر تغییر کند، چه اتفاقی می‌افتد؟

$$A^+ = AX + A\bar{B} + \bar{A}B\bar{X}$$

$$B^+ = AB + BX + \bar{A}\bar{B}\bar{X}$$

$$\mathbf{Y} = \mathbf{AB}\bar{\mathbf{X}}$$

- (۲) مدار به مدت دو سیکل، خروجی اشتباه می‌دهد و بعد از آن، درست کار می‌کند.

(۳) مدار فقط به مدت یک سیکل، خروجی اشتباه می‌دهد و بعد از آن، درست کار می‌کند.

(۴) مدار فقط به مدت سه سیکل، خروجی اشتباه می‌دهد و بعد از آن، درست کار می‌کند.

-۲۴- تعداد EPI‌های قابع زیر چند تا است؟

$$F(A, B, C, D) = \sum m(0, 2, 3, 4, 8, 9, 10) + \sum d(5, 15)$$

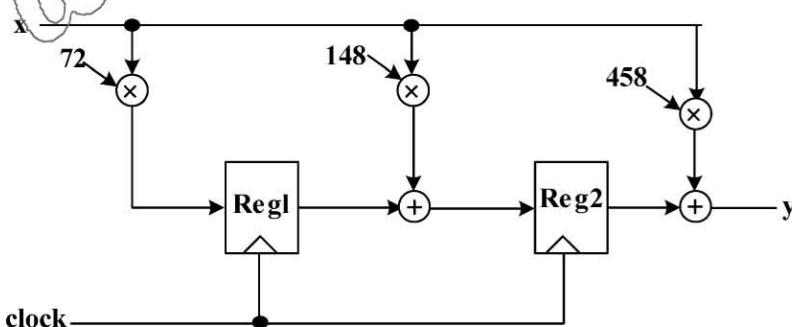
- ۱۲

- 8 (1)

- ۱۰

- ۳ (۴)

- ۲۵- شکل زیر، مدار سطح انتقال ثبات (RTL) با ورودی X و خروجی Y را نشان می‌دهد که ضرایب ثابت ۷۲، ۱۴۸ و ۴۵۸ در آن استفاده شده‌اند. حداقل تعداد جمع‌کننده‌های موردنیاز جهت پیاده‌سازی این مدار بدون ضرب کننده، کدام است؟

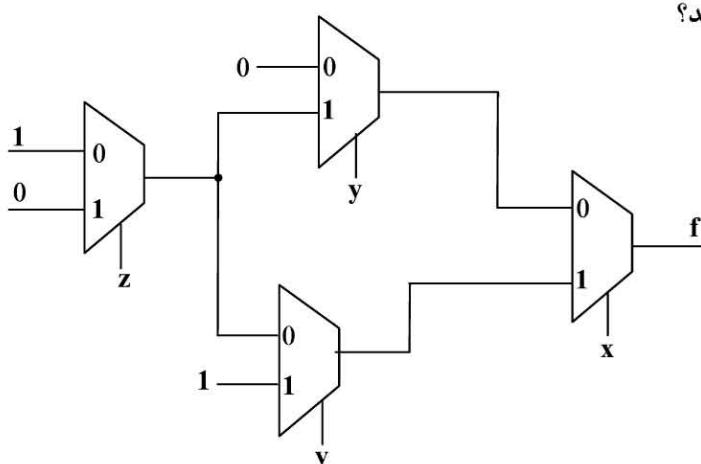


- Y (1)

- ۳۵

- 8 (1)

- 8 (19)



- ۲۶ - کدام مورد،تابع خروجی مدار زیر را نشان می دهد؟

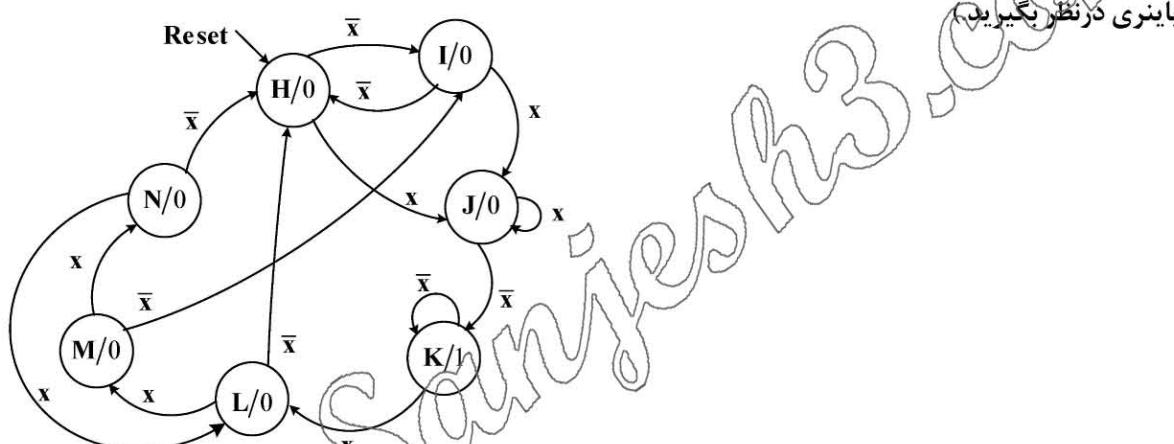
$$xy + xz + yz \quad (1)$$

$$xy + xz' + yz' \quad (2)$$

$$xyz + xy + xy'z' \quad (3)$$

$$xy'z + xz' + yz' \quad (4)$$

- ۲۷ - ماشین حالت زیر را در نظر بگیرید که شامل ورودی  $x$  و خروجی  $y$  به همراه هفت حالت می باشد. پس از بهینه سازی تعداد حالت ها، کدام مورد، مدار سطح گیت معادل را توصیف می کند؟ (کدهای حالت را به ترتیب از حالت Reset به صورت باینری در نظر بگیرید)



(۱) دو فلیپفلاب  $A_0$  و  $A_1$  با  $nA_0$  و  $nA_1$  های متناظر next state

$$nA_0 = x; nA_1 = \bar{A}_0\bar{x} + A_1x; y = A_1\bar{A}_0$$

(۲) دو فلیپفلاب  $A_0$  و  $A_1$  با  $nA_0$  و  $nA_1$  های متناظر next state

$$nA_0 = \bar{A}_1A_0\bar{x} + A_1x + \bar{A}_0x; nA_1 = \bar{A}_1A_0\bar{x} + A_1\bar{A}_0 + A_1x; y = A_1\bar{A}_0$$

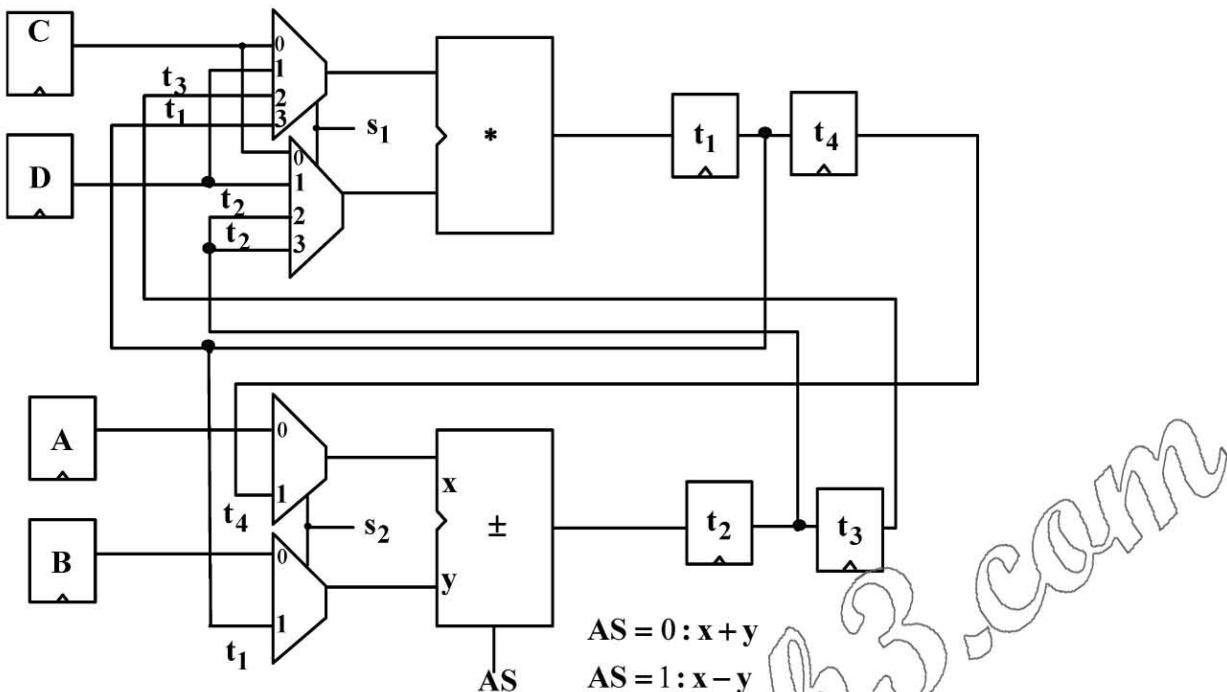
(۳) دو فلیپفلاب  $A_0$  و  $A_1$  با  $nA_0$  و  $nA_1$  های متناظر next state

$$nA_0 = x; nA_1 = \bar{A}_1A_0\bar{x} + A_1\bar{A}_0 + A_1x; y = A_1\bar{A}_0$$

(۴) دو فلیپفلاب  $A_0$  و  $A_1$  با  $nA_0$  و  $nA_1$  های متناظر next state

$$nA_0 = \bar{A}_1A_0\bar{x} + A_1x + \bar{A}_0x; nA_1 = \bar{A}_0\bar{x} + A_1x; y = A_1\bar{A}_0$$

- ۲۸- مسیر داده شکل زیر را در نظر بگیرید. سیگنال های کنترلی مورد نیاز برای محاسبه  $(A^2 - B^2)(C^2 - D^2)$  کدام است؟



۱:  $AS = 0, S_2 = 0, S_1 = 1$  (سیکل ۱)

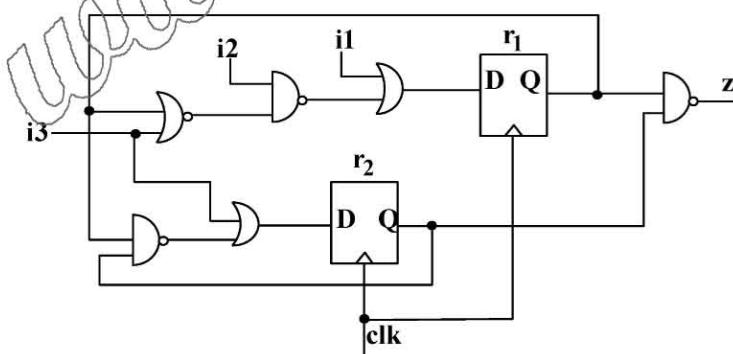
۲:  $AS = 1, S_2 = 0, S_1 = 0$  (سیکل ۲)

۳:  $AS = 1, S_2 = 1, S_1 = 2$  (سیکل ۳)

۴:  $S_1 = 3$  (سیکل ۴)

۳) این مسیر داده، قادر به محاسبه مورد نظر نیست.

- ۲۹- مدار ترتیبی زیر با ورودی های  $i_1$  الی  $i_3$  و خروجی  $z$  را در نظر بگیرید. با توجه به اطلاعات زمانی داده شده،  $T_{setup}$  و  $T_{hold}$  چه مقادیری باید باشند تا مدار بتواند در فرکانس  $50\text{ MHz}$  کار کند؟ (arrival time) ورودی ها، صفر لحاظ شوند).



۱)  $T_{setup} = 6\text{ ns}, T_{hold} = 6\text{ ns}$

۲)  $T_{setup} = 2\text{ ns}, T_{hold} = 2\text{ ns}$

۳)  $T_{setup} = 2\text{ ns}, T_{hold} = 2\text{ ns}$

۴)  $T_{setup} = 6\text{ ns}, T_{hold} = 6\text{ ns}$

DFFs:  $T_{setup} = ?$   $T_{hold} = ?$   $T_{clk-to-q} = 4\text{ ns}$

تا خیر گیت ها:  $T_{OR} = 6\text{ ns}$ ,  $T_{NAND} = T_{NOR} = 4\text{ ns}$

-۳۰- با فرض اینکه محدودیت ظرفیت ورودی (fanin) برای گیت‌ها وجود نداشته باشد، تعداد گیت‌های لازم برای پیاده‌سازی یک جمع‌کننده پیش‌بینی نقلی ۵ بیتی (با درنظر گرفتن بیت نقلی خروجی رقم آخر)، چقدر است؟  
(گیت‌های موجود: AND، OR، XOR و NOT هستند، ولی گیت‌های NOT در شمارش تعداد به حساب نیامده‌اند.)

- (۱) ۲۰
- (۲) ۲۵
- (۳) ۳۰
- (۴) ۳۵

-۳۱- در ضرب دو عدد چهاربیتی به روش Array Multiplier، به ترتیب، به چند عدد تمام یا نیم جمع‌کننده (HA/FA) نیاز است و حداکثر تأخیر، چند HA/FA است؟

- (۱) ۱۰ و ۵
- (۲) ۱۱ و ۵
- (۳) ۱۲ و ۶
- (۴) ۱۴ و ۷

-۳۲- مقادیر موجود در حافظه، در آدرس‌های مختلف نشان داده شده است. این مقادیر پس از اجرای این برنامه با فرض اینکه در ابتدا ثبات‌های  $R_1 = 1000$ ،  $R_2 = 2000$ ،  $R_3 = 3000$  و  $R_4 = 4000$  باشد، چه خواهد بود؟ (توجه: پردازنده مبتنی بر انباشتگر: Accumulator است و علامت [R] یعنی مراجعه به آدرس تعیین‌شده توسط ثبات R)

محتوای حافظه آدرس
1000 2000
2000 3000
3000 4000
4000 1000

Ld Indirect [R<sub>3</sub>]  
Sub [R<sub>2</sub>]  
Store [R<sub>4</sub>]  
Add [R<sub>1</sub>]  
Store [R<sub>2</sub>]  
INC  
Store [R<sub>3</sub>]

آدرس				
محتوای حافظه				
4000	3000	2000	1000	
-2000	1	0	2000	(1)
4000	-2000	4001	2001	(2)
2000	4001	4000	2001	(3)
1000	1	0	-2000	(4)

-۳۳- در صورتی که فقط پیمایش یک جهته یک آرایه در حافظه بخش داده مدنظر باشد و از حافظه نهان داده استفاده گردد، کدام طراحی از بقیه بهتر است؟

- (۱) حافظه نهان نگاشت مستقیم با اندازه بلوک بزرگ
- (۲) حافظه نهان تمام‌انجمانی با اندازه بلوک قابل قبول و معقول
- (۳) حافظه نهان مجموعه انجمنی که اندازه تعداد راه‌های آن بیشتر باشد تا اندازه بلوک
- (۴) حافظه نهان مجموعه انجمنی که اندازه بلوک بزرگ‌تر داشته باشد نسبت به اندازه تعداد راه‌ها

- ۳۴- فرض کنید پردازنده P دارای  $CPI = 1,5$  GHz باشد. ما می خواهیم یک معماری جدید برای پردازنده P طراحی کنیم، به گونه ای که مدت زمان اجرای (execution time) برنامه ها کاهش یابد. اما تغییراتی که ما اعمال می کنیم، منجر به افزایش ۲۰٪ در CPI پردازنده می شود. طراحی جدید پردازنده بایستی چند گیگاهرتز فرکانس کاری داشته باشد تا شرایط بالا را تأمین کند؟

- |         |         |         |
|---------|---------|---------|
| ۱) ۱,۸۴ | ۲) ۲,۲۳ | ۳) ۲,۵۶ |
|         | ۴) ۳,۱۸ |         |

- ۳۵- فرض کنید یک حافظه نهان با معماری نگاشت مجموعه انجمنی (set associative) با دو خط (2-way) داشته باشد. مشخصات حافظه نهان، کدام مورد است؟

- |                         |  |                                       |
|-------------------------|--|---------------------------------------|
| ۱) هر کلمه، ۴ بایت است. | ۲) هر بلوک حافظه، ۵۱۲ بایت است.                | ۳) آدرس ها به صورت بایت عرضه می شوند. |
|                         | ۴) حافظه نهان، کلاً دارای ۱۰۲۴ بلوک حافظه است. |                                       |

- ۳۶- یک پردازنده تک چرخه ای (single cycle) قادر است در هر ۱۰۰ نانو ثانیه یک دستور العمل را اجرا کند. این پردازنده می تواند به شکل ایده آل به یک پردازنده خط لوله تبدیل شود، به طوری که خط لوله پردازنده همیشه پر از دستور العمل باشد. به هر حال، پردازنده جدید خط لوله دارای سربار زمانی یک نانو ثانیه برای ثبات های بین مراحل است. خط لوله پردازنده موردنظر باید دارای چند موجله باشد تا بیشترین توان عملیاتی (throughput) را داشته باشد؟

- |       |         |
|-------|---------|
| ۱) ۹۲ | ۲) ۵    |
|       | ۳) ۱۰۰۰ |

- ۳۷- یک برنامه اسembلی برای پردازنده MIPS، به شکل زیر نوشته شده است. در یک پردازنده خط لوله MIPS با ۵ مرحله، چه مسیرهای ارسالی (forwarding paths) مورد نیاز است تا از مخاطره داده (data hazard) جلوگیری شود؟

loop;	WB-EX, WB-MEM (۱)
addi R4, R4, 4	WB-EX, MEM-EX (۲)
addi R5, R5, 4	MEM-EX, WB-MEM (۳)
lw R6, 0(R4)	WB-EX, MEM-EX, WB-MEM (۴)
sw R6, 0(R5)	
bne R4, R7	

- ۳۸- فرض کنید فرمت جدیدی برای نوشنامه اعداد اعشاری به استاندارد IEEE-754 اضافه شده است که قسمت علامت همچنان ۱ بیت، بخش توان دارای ۹ بیت و بخش مانتیس دارای ۱۵ بیت است. عدد ۲,۴۵ در این فرمت جدید، به چه شکل نشان داده می شود؟

S(1-bit)      Exponent(9)      Fraction(15)

- |                             |                             |
|-----------------------------|-----------------------------|
| ۱) 010000000001110011001100 | ۲) 001111110011001100111000 |
|                             | ۳) 010000011011001100111000 |

- ۳۹- در یک سیستم کامپیوتی، حافظه اصلی ۲۳۴ بایت است. حافظه مجازی ۲۵۶ صفحه است و اندازه هر صفحه نیز ۲<sup>۱۰</sup> بایت است. فضای آدرس دهی حافظه مجازی، چند بیت است؟

- |       |       |
|-------|-------|
| ۱) ۱۰ | ۲) ۱۲ |
|       | ۳) ۱۸ |

- ۴۰ در یک سیستم کامپیوتراً با حافظه مجازی، زمان دسترسی به حافظه اصلی ۵۰ نانوثانیه است. زمان انتقال یک بلاک از فضای مجازی به حافظه اصلی، برابر ۱۰ میلی ثانیه است. با داشتن احتمال خطای صفحه برابر با  $10^{-9}$ ، زمان متوسط دسترسی به حافظه، اگر جدول صفحات در حافظه اصلی باشد، چند نانوثانیه است؟

(۱) ۱۰۰

(۲) ۹۰

(۱) ۱۱۰

(۳) ۹۵

### سیستم‌های عامل پیشرفته:

- ۴۱ کدام مورد زیر، مفهوم انکار سرویس (denial of service) را به درستی بیان می‌کند؟

(۱) دزدی اطلاعات

(۲) تغییر غیرمسئولانه داده‌ها

(۳) تحریب غیرمسئولانه داده‌ها

(۴) ممانعت از استفاده قانونی از سیستم

- ۴۲ کدام عامل زیر، از اهداف مهاجرت زنده (live migration) در مراکز داده نیست؟

(۱) بهبود مجازی‌سازی (virtualization)

(۱) load balancing

(۲) کاهش مصرف انرژی (energy consumption)

(۳) تسهیل قابلیت نگهداری (maintenance)

(۴) کدام مورد در خصوص اهداف حفاظت در سیستم عامل، نادرست است؟

- ۴۳ کدام مورد در تخطی عامده‌ها از یک محدودیت دستیابی توسط یک کاربر

(۱) ممانعت از تخطی عامده‌ها از یک محدودیت دستیابی توسط یک کاربر

(۲) فراهم کردن مکانیزم‌های حفاظت پایی برنامه‌نویسان برنامه‌های کاربردی

(۳) تضمین استفاده از امکانات سیستم تنها به روشنی که میزگار با سیاست‌های بیان شده باشد.

(۴) عدم استفاده از اصل حفاظت کمترین ممتاز (least privileged) در طراحی سیستم عامل

- ۴۴ زمان یک سرور UTC و دو سرور A و B را در نظر بگیرید. این زمان به صورت ثانیه: دقیقه: ساعت نشان داده شده است.

زمان	سرور
۷:۲۰:۳۱	UTC
۷:۱۹:۱۱	A
۷:۲۱:۰۱	B

- ۴۵ قطعه کد زیر را در زبان C در نظر بگیرید:

```
for (int i = 0; i < N; ++i)
for (int j = 0; j < N; ++j)
A[j * N + i] -= bar[i * N + i] + bar[j * N + i];
```

کدام مورد در خصوص ماتریس A، درست است؟

(۱) ویژگی محلی بودن موقتی را برآورده می‌کند.

(۲) ویژگی محلی بودن فضایی را برآورده می‌کند.

(۳) ویژگی محلی بودن موقتی و فضایی را برآورده می‌کند.

(۴) هیچ کدام از ویژگی‌های محلی بودن موقتی و فضایی را برآورده نمی‌کند.

- ۴۶ سیستمی با ظرفیت دیسک ۲۰۴۸ GB را در نظر بگیرید که اندازه هر بلاک دیسک ۶۴ KB است و سیستم عامل

از سیستم فایل FAT استفاده می‌کند. همچنین فرض بر این است که کل FAT داخل حافظه نگه داشته می‌شود.

کمترین مقداری از حافظه که توسط سیستم فایل FAT اشغال می‌شود، چند مگابایت است؟

(۱) ۲۵۶

(۲) ۱۲۸

(۳) ۶۴

(۴) ۳۲

- ۴۷- کدام مورد در ارتباط با مزیت یک سیستم عامل **Microkernel** درست است؟

- ۱) افزایش قابلیت اطمینان - افزایش امنیت - تبادل اطلاعات با هزینه کمتر
- ۲) افزایش قابلیت اطمینان - افزایش امنیت - سادگی انتقال به یک معماری جدید
- ۳) افزایش امنیت - سادگی انتقال به یک معماری جدید - تبادل اطلاعات با هزینه کمتر
- ۴) افزایش قابلیت اطمینان - سادگی انتقال به یک معماری جدید - تبادل اطلاعات با هزینه کمتر

- ۴۸- کدام یک از موارد زیر، درست است؟

الف - در یک سیستم توزیع شده برای افزایش امنیت و کاهش انرژی، معمولاً چندین نسخه از یک فایل نگهداری می شود.

ب - واحد مدیریت حافظه (MMU)، قطعه‌ای از سخت افزار است که آدرس های مجازی را به آدرس های فیزیکی ترجمه می کند.

ج - فراریسمانی (hyper-threading)، عبارتی است که برای توصیف سیستمی با هزاران ریسمان مورد استفاده قرار می گیرد.

۱) «الف» - «ج»

۲) «الف» - «ب»

۱) «الف» - «ب» - «ج»

۲) «ب» - «ج»

۳) «ب» - «ج»

- ۴۹- کدام مورد، نادرست است؟

۱) سیستم عامل Mac OS X، مبتنی بر ساختار ریزه است (microkernel) است.

۲) ریسمان های داخل یک فرایند (Process)، قادر به اشتراک گذاری داده ها با استفاده از اشاره گرها است.

۳) هر عملی که با استفاده از مانیتورها قابل پیاده سازی باشد، با استفاده از سمافورها نیز قابل پیاده سازی است.

۴) در یک سیستم چند هسته ای و چند ریسمانی برای مدیریت فرایند (Process)، استفاده از ریسمان های سطح کاربر با زمان بندی غیر انحصاری، بالاترین اولویت از لحاظ کارایی را دارد.

- ۵۰- کدام مورد درباره **Two-phase locking protocol**، نادرست است؟

۱) رهایی از بن بست را تنظیم نمی کند.

۲) قابلیت conflict serializability را تضمین نمی کند.

۳) در مرحله رشد پروتکل، تراکنش ممکن است قفلی را ایجاد کند، اما ممکن است قفلی را باز نکند.

۴) زمان بندی هایی وجود دارند که در پروتکل قفل دو مرحله ای انجام پذیرند، ولی در پروتکل مهر زمانی انجام پذیر نیستند.

- ۵۱- سناریوی زیر را در نظر بگیرید. در رابطه با این سناریو، کدام مورد درست است؟

P1: W(x)a	W(x)c	
P2:	R(x)a	W(x)b
P3:	R(x)a	R(x)c
P4:	R(x)a	R(x)b
		R(x)c

۱) سازگاری علی و ترتیبی وجود دارد.

۲) هیچ یک از سازگاری های علی و ترتیبی مشاهده نمی شود.

۳) سازگاری علی وجود دارد، اما سازگاری ترتیبی وجود ندارد.

۴) سازگاری ترتیبی وجود دارد، اما سازگاری علی مشاهده نمی شود.

- ۵۲- کدام مورد درست است؟

۱) سرعت خواندن و نوشتمن در رسانه های NVM، برابر است.

۲) تکنیک wear leveling، باعث کاهش طول عمر رسانه های NVM می شود.

۳) استفاده از الگوریتم زمان بندی SCAN در رسانه های ذخیره سازی، عادلانه بودن را تضمین می کند.

۴) رسانه های ذخیره سازی از نوع NVM، اغلب از الگوریتم زمان بندی دیسک FCFS با اعمال برخی بهبودها استفاده می کنند.

- ۵۳- شفافیت (transparency) در یک سیستم توزیع شده، کدام است؟
- (۱) ایجاد دید جعبه سفید از سیستم و افزایش سطح دسترسی کاربر
  - (۲) شفاف کردن محل قرارگیری فایل‌ها برای کاربر و امکان تغییر آن توسط کاربر
  - (۳) پنهان‌سازی جزئیات توزیع شدگی سیستم از دید کاربر و فراهم کردن دید یک سیستم مجرد
  - (۴) مشخص کردن جزئیات پیاده‌سازی سیستم و فراهم کردن کنترل آنها برای کاربر به منظور افزایش بهره‌وری سیستم
- ۵۴- یک شبکه همپوشان غیرساخت‌یافته (Unstructured Overlay Network)، مت Shankل از ۲۰ گره در اختیار داریم که در آن، هر گره به صورت تصادفی تعداد ۶ گره را به عنوان همسایه انتخاب می‌کند. اگر گره‌های A و B هر دو، همسایه گره C باشند، احتمال این که همسایه یکدیگر نیز باشند، چقدر است؟

$\frac{12}{20}$	$\frac{12}{19}$
$\frac{6}{20}$	$\frac{6}{19}$

- ۵۵- در یک محیط اینترنت اشیاء، قرار است تعداد ۱۵ حسگر برای پایش دمای یک خانه هوشمند مورد استفاده قرار گیرد و نتایج حاصل از ارسال داده‌ها توسط حسگرها در یک سیستم مرکزی تجمعی و ذخیره شود. سیستم مرکزی پس از دریافت داده‌ها، به روش رأی اکثریت (Vote of Majority) عمل می‌کند و سپس داده با بیشترین رأی را به عنوان نتیجه نهایی ذخیره می‌کند. به ترتیب، در صورت خرابی حسگرها، این محیط حداقل تا چه تعداد خرابی غیربیزانسی را می‌تواند تحمل کند؟ اگر خرابی حسگرها از نوع بیزانسی باشد، تا چه تعداد خرابی قابل تحمل خواهد بود؟

۵ و ۶	۳ و ۸
۷ و ۷	۴ و ۷

#### پایگاه داده‌های پیشرفته:

- ۵۶- کدام مورد در خصوص زمان‌بندی زیر درست است؟
- r<sub>2</sub>(y); w<sub>2</sub>(y); r<sub>3</sub>(y); r<sub>2</sub>(x); w<sub>2</sub>(x); r<sub>1</sub>(x); w<sub>1</sub>(x); w<sub>3</sub>(y); r<sub>1</sub>(y); w<sub>1</sub>(y); c<sub>1</sub>; c<sub>2</sub>; c<sub>3</sub>;
- (۱) recoverable و conflict - serializable است.
  - (۲) recoverable و conflict - serializable نیست.
  - (۳) conflict - serializable است ولی recoverable نیست.
  - (۴) conflict - serializable است ولی recoverable نیست.

- ۵۷- کدام یک از زمان‌بندی‌های زیر strict است؟
- r<sub>1</sub>(x); w<sub>1</sub>(x); c<sub>1</sub>; r<sub>2</sub>(x); r<sub>3</sub>(x); w<sub>2</sub>(x); c<sub>2</sub>; w<sub>3</sub>(x); c<sub>3</sub> (۱)
- r<sub>1</sub>(x); w<sub>1</sub>(x); r<sub>2</sub>(x); r<sub>3</sub>(x); w<sub>2</sub>(x); w<sub>3</sub>(x); c<sub>1</sub>; c<sub>2</sub>; c<sub>3</sub> (۲)
- r<sub>1</sub>(x); w<sub>1</sub>(x); r<sub>2</sub>(x); w<sub>2</sub>(x); r<sub>3</sub>(x); w<sub>3</sub>(x); c<sub>1</sub>; c<sub>2</sub>; c<sub>3</sub> (۳)
- r<sub>1</sub>(x); r<sub>2</sub>(x); w<sub>2</sub>(x); c<sub>2</sub>; r<sub>3</sub>(x); w<sub>1</sub>(x); w<sub>3</sub>(x); c<sub>1</sub>; c<sub>3</sub> (۴)

- ۵۸- جهت نگاشت یک موجودیت ضعیف به جداول رابطه‌ای، کدام مورد درست است؟
- (۱) برای موجودیت ضعیف در نگاشت به جدول، کلید تعریف نمی‌شود.
  - (۲) کلید اصلی موجودیت ضعیف برابر است با مجموعه ویژگی‌های تفکیک‌کننده آن موجودیت
  - (۳) کلید اصلی موجودیت ضعیف برابر است با کلید اصلی موجودیت تعیین‌کننده (مالک) آن
  - (۴) کلید اصلی موجودیت ضعیف برابر است با اجتماع مجموعه ویژگی‌های تفکیک‌کننده (Discreminator) آن موجودیت و کلید اصلی موجودیت تعیین‌کننده (مالک آن)

-۵۹- کدام مورد در خصوص رابطه  $R(A, B, C, D)$  با مجموعه وابستگی‌های تابعی زیر درست نیست؟  
 $F = \{AB \rightarrow C, BC \rightarrow D, CD \rightarrow A, AD \rightarrow B, C \rightarrow BD\}$

- (۱) C، یک کلید کاندیدا برای رابطه R است.
- (۲) D، یک کلید کاندیدا برای رابطه R است.
- (۳) AB، یک کلید کاندیدا برای رابطه R است.
- (۴) در سطح نرمال BCNF است.

-۶۰- اگر  $F = \{A \rightarrow B, B \rightarrow C, B \rightarrow D\}$  مجموعه FD‌های رابطه  $R(A, B, C, D, E)$  باشد، کدام یک از FD‌های

زیر در  $F^+$  (بستار مجموعه وابستگی‌های تابعی F با استفاده از قواعد استنتاج آرمسترانگ) قرار ندارد؟

$$A \rightarrow C \quad (۱)$$

$$A E \rightarrow D \quad (۲)$$

$$A \rightarrow DE \quad (۳)$$

$$A B \rightarrow CD \quad (۴)$$

-۶۱- رابطه  $R(A, B, C, D, E, F)$  را در نظر بگیرید. در این رابطه (A) و (B) تنها کلیدهای کاندیدا هستند. تعداد ابرکلیدهای این رابطه کدام است؟

$$8 \quad (۱)$$

$$36 \quad (۲)$$

$$40 \quad (۳)$$

$$48 \quad (۴)$$

-۶۲- رابطه  $R(A, B, C, D, E, F, G)$  و وابستگی‌های تابعی  $AB \rightarrow CDE; E \rightarrow BC; F \rightarrow G$  روی R را در نظر بگیرید. تعداد کلیدهای کاندیدای رابطه R کدام است؟

$$1 \quad (۱)$$

$$2 \quad (۲)$$

$$3 \quad (۳)$$

$$4 \quad (۴)$$

-۶۳- اگر رابطه  $R(A, B, C, D, E, F)$  تنها یک ابرکلید داشته باشد، حداقل در کدام فرم نرمال است؟

$$3NF \quad (۱)$$

$$2NF \quad (۲)$$

$$1NF \quad (۳)$$

$$BCNF \quad (۴)$$

-۶۴- در نگاشت (تبديل) از مدل EER به مدل رابطه‌ای، هنگام تبديل یک Subclass n که Superclass دارد، حداقل وحدات تعداد رابطه‌های حاصل، به ترتیب، کدام است؟

$$1 \text{ و } 1 \quad (۱)$$

$$n+1 \text{ و } 1 \quad (۲)$$

$$n \text{ و } 1 \quad (۳)$$

$$n+1 \text{ و } n \quad (۴)$$

- فرض کنید جدول student، حاوی اطلاعات دانشجویان مانند شماره دانشجوی (ID)، نام دانشجو (name) و ....، جدول course، حاوی اطلاعات دروس، مانند شماره درس (course\_id)، دانشکده ارائه‌کننده درس (dept\_name) و ... و جدول takes، حاوی اطلاعات دروسی است که دانشجویان اخذ کرده‌اند مانند شماره دانشجوی (ID) و شماره درس (course\_id). خروجی، کوئی زیر کدام است؟

```
select distinct S.ID,S.name  
from student as S  
where not exists ((select course_id  
      from course  
     where dept_name = 'Biology'  
    except  
(select T.course_id  
      from takes as T  
     where S.ID = T.ID)));
```

- ۱) شماره دانشجویی و نام دانشجویانی که هیچ درسی از دانشکده Biology اخذ نکرده‌اند.
  - ۲) شماره دانشجویی و نام دانشجویانی که حداقل یک درس از دانشکده Biology اخذ کرده‌اند.
  - ۳) شماره دانشجویی و نام دانشجویانی که تمام دروس ارائه شده در دانشکده Biology را اخذ کرده‌اند.
  - ۴) شماره دانشجویی و نام دانشجویانی که از دانشکده‌ای غیر از دانشکده Biology اخذ کرده‌اند.

شناصایی الگو - یادگیری ماشین؛

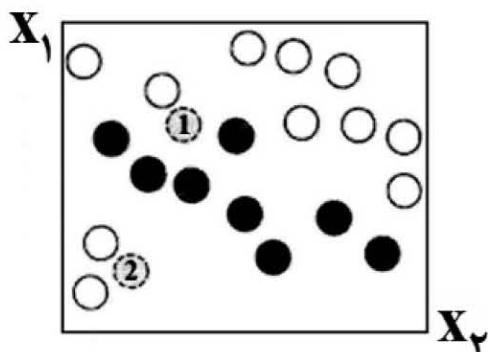
- ۶۶ یک شبکه عصبی پرسپترونی، با دو نرون در لایه ورودی، ۳ نرون در لایه پنهان و یک نرون در لایه خروجی داریم. کدام یک از توابع فعالیت زیر (برای نرون‌های لایه پنهان) فضای دوبعدی ورودی را به نقاط داخلی مکعبی به اضلاع واحد نگاشت می‌کند؟

- ۱) پله واحد  
Re Lu (۳)  
۲) تائزانت هیپر بولیک  
۳) سیگموئید

- ۶۷ در یک مسئله طبقه‌بندی دو کلاسه با روش SVM - C در صورت افزایش  $C$ ، کدام مورد در رابطه با عرض حاشیه (margin) دست است؟

- ۱) تغییر نمی‌کند.  
۲) افزایش می‌یابد.  
۳) کاهش می‌یابد.  
۴) در حالت کلی، نمی‌توان اظهار نظر کرد.

۶۸- شکل زیر، طبقه‌بندی داده‌ها با دو کلاس سفید و سیاه را نشان می‌دهد. دو نمونه داده خطچین ۱ و ۲، هنوز طبقه‌بندی نشده‌اند. اگر از روش  $K-NN$ ، با مقادیر  $1 = K = 3$  بدون تابع وزن‌دهی استفاده کنیم، کلاس‌های اختصاص یافته به این دو نمونه، کدام است؟



$$\begin{array}{c} k=3 \quad k=1 \\ \hline \text{نمونه ۱: سفید} & \text{نمونه ۱: سفید} \\ \text{نمونه ۲: سفید} & \end{array} \quad (1)$$

$$\begin{array}{c} k=3 \quad k=1 \\ \hline \text{نمونه ۱: سیاه} & \text{نمونه ۱: سیاه} \\ \text{نمونه ۲: سیاه} & \end{array} \quad (2)$$

$$\begin{array}{c} k=3 \quad k=1 \\ \hline \text{سیاه} & \text{نمونه ۱: سفید} \\ \text{سیاه} & \text{نمونه ۲: سیاه} \\ \hline k=3 \quad k=1 \\ \hline \text{نمونه ۱: سفید} & \text{نمونه ۱: سیاه} \\ \text{نمونه ۲: سیاه} & \end{array} \quad (3)$$

$$\begin{array}{c} k=3 \quad k=1 \\ \hline \text{سیاه} & \text{نمونه ۱: سفید} \\ \text{سفید} & \text{نمونه ۲: سیاه} \\ \hline k=3 \quad k=1 \\ \hline \text{نمونه ۱: سفید} & \text{نمونه ۱: سیاه} \\ \text{نمونه ۲: سیاه} & \end{array} \quad (4)$$

۶۹- برای بردار تصادفی  $\mathbf{x}$  با میانگین صفر، در مورد تعداد مقادیر ویژه غیرصفر ماتریس همبستگی و ماتریس کواریانس آنها کدام مورد درست است؟

(۱) برابر است.  
(۲) در حالت کلی نمی‌توان اظهارنظر کرد.

(۳) تعداد مربوط به ماتریس همبستگی بیشتر است.  
(۴) تعداد مربوط به ماتریس کواریانس بیشتر است.

۷۰- ضریب همبستگی بین دو ویژگی  $i$  و  $j$  با استفاده از  $\sigma_{ij}$  کواریانس آنها، با رابطه  $\frac{\sigma_{ij}}{\sigma_i \sigma_j}$  تعریف می‌شود که  $i$  و  $j$  انحراف‌معیار دو ویژگی است. کدام مورد در خصوص ضریب همبستگی درست است؟

(۱) همواره نامنفی است.

(۲) می‌تواند مثبت یا منفی باشد.

(۳) هر عدد حقیقی می‌تواند باشد.

(۴) اگر ضریب همبستگی این دو ویژگی صفر باشد، ویژگی‌ها مستقل از هم هستند.

۷۱- اگر فاصله ماهالانوبیس دو نقطه برابر  $d_m$  و فاصله اقلیدسی همان نقاط  $d_e$  باشد، کدام مورد همواره درست است؟

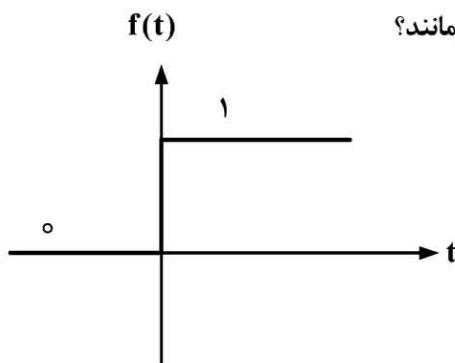
$$d_e > d_m \quad (2) \quad d_m = d_e \quad (1)$$

(۴) در حالت کلی، نمی‌توان اظهارنظر کرد.

$$d_m > d_e \quad (3)$$

- ۷۲ برای طبقه‌بندی یک مسئله ۲ کلاسه، از یک پرسپترون (با بردار وزن  $w$  و بایاس  $w_0$ ) با تابع فعالیت زیر، استفاده شده است.  
در صورتی که بردار وزن اولیه  $w$  را صفر در نظر بگیریم، پس از وارد کردن فقط یک داده به پرسپترون، کدام یک از شروط زیر باید برقرار باشد تا کلیه وزن‌های  $w$  صفر باقی بمانند؟

$$f(t) = \begin{cases} 1 & t > 0 \\ 0 & t \leq 0 \end{cases}$$



- (۱)  $w_0 = 0$  و ورودی متعلق به کلاس یک باشد.  
(۲)  $w_0 < 0$  و ورودی متعلق به کلاس صفر باشد.  
در یک مسئله دو کلاسه و دو بعدی، مرز تصمیم برای یک طبقه‌بندی از نوع درخت تصمیم، چه شکلی می‌تواند داشته باشد؟

- (۱) تعدادی هذلولی  
(۲) تعدادی خط مایل  
(۳) تعدادی خطوط افقی و عمودی  
در طبقه‌بندی کننده بیز دو کلاسه با دو ویژگی، مرز تصمیم کدام یک از حالت‌های زیر نمی‌تواند باشد؟

- (۱) دو خط متقطع  
(۲) هذلولی  
(۳) بیضی  
(۴) سهمی

در یک مسئله طبقه‌بندی دو کلاسه، نتایج زیر به سوی داده‌های تست به دست آمده است.  $x$  چه مقداری نمی‌تواند باشد؟

$$\text{Specificity} = \frac{4}{5}$$

$= 20$  تعداد داده‌ها در کلاس منفی

$$\text{Precision} = \frac{x}{5}$$

- ۷۶  $P(x|C_1)$  و  $C_2$  را دو کلاس در نظر بگیرید که توابع توزیع بردار ویژگی  $x$  در دو کلاس، به صورت (۱) و

است. اگر  $P(C_1) = P(C_2)$ ، آنگاه رابطه مرز تصمیم دو کلاس توسط Bayesian classifier کدام است؟ (توجه: در گزینه‌ها،  $K$  را تابعی از  $\sigma_{ij}$ ‌ها در نظر بگیرید).

$$P(x|C_1) = \frac{1}{\sqrt{(2\pi)^2 |\Sigma_1|}} e^{-\frac{1}{2} x^T \Sigma_1^{-1} x}; \Sigma_1 = \begin{bmatrix} \sigma_{11} & 0 \\ 0 & \sigma_{12} \end{bmatrix}$$

$$P(x|C_2) = \frac{1}{\sqrt{(2\pi)^2 |\Sigma_2|}} e^{-\frac{1}{2} x^T \Sigma_2^{-1} x}; \Sigma_2 = \begin{bmatrix} \sigma_{21} & 0 \\ 0 & \sigma_{22} \end{bmatrix}$$

$$x_1 \left( \frac{1}{\sigma_{11}} - \frac{1}{\sigma_{21}} \right) + x_2 \left( \frac{1}{\sigma_{12}} - \frac{1}{\sigma_{22}} \right) = K \quad (۲) \quad x_1 \left( \frac{1}{\sigma_{12}} - \frac{1}{\sigma_{22}} \right) - x_2 \left( \frac{1}{\sigma_{11}} - \frac{1}{\sigma_{21}} \right) = K \quad (۱)$$

$$x_1 \left( \frac{1}{\sigma_{12}} - \frac{1}{\sigma_{22}} \right) + x_2 \left( \frac{1}{\sigma_{11}} - \frac{1}{\sigma_{21}} \right) = K \quad (۴) \quad x_1 \left( \frac{1}{\sigma_{11}} - \frac{1}{\sigma_{21}} \right) - x_2 \left( \frac{1}{\sigma_{12}} - \frac{1}{\sigma_{22}} \right) = K \quad (۳)$$

- ۷۷- در یک نرون عصبی از نوع پرسپترون، ازتابع فعالیت سیگموئید (تابع زیر) استفاده شده است. اگر خروجی نرون

برای یک ورودی خاص  $\frac{1}{e^x}$  شده باشد، مقدار مشتق تابع سیگموئید در آن لحظه، چه مقدار است؟

- |                             |                       |                       |
|-----------------------------|-----------------------|-----------------------|
| $s(x) = \frac{1}{1+e^{-x}}$ | $\frac{2}{16}$<br>(۲) | $\frac{1}{16}$<br>(۱) |
|                             | $\frac{4}{16}$<br>(۴) | $\frac{3}{16}$<br>(۳) |

- ۷۸- کدام روش زیر، نمی‌تواند به خطای آموزش صفر برای هر دادگان جداگانه پذیر خطی برسد؟

- (۱) پرسپترون  
(۲) درخت تصمیم

Hard – margin SVM (۴)  $k = 1 - k - NN$  (۳)

- ۷۹- در یک پرسپترون که از تابع فعالیت سیگموئید استفاده می‌کند، کدام مورد درست است؟

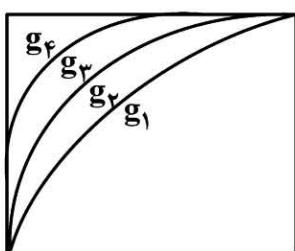
(۱) فقط امکان انفجار گرادیان وجود دارد.

(۲) فقط امکان محوشدن گرادیان وجود دارد.

(۳) محوشدن گرادیان و انفجار گرادیان برای آن، ممکن نیست.

(۴) ممکن است هم دچار محوشدن گرادیان و هم انفجار گرادیان بشود.

- ۸۰- از بین طبقه‌بندی‌های نمودار ROC شکل زیر، کدام یک به تصمیم تصادفی نزدیک‌تر است؟ ( $g_4$  مربوط به ضلع بالا و سمت چپ مربع است).



- (۱)  $g_1$   
(۲)  $g_2$   
(۳)  $g_3$   
(۴)  $g_4$

- ۸۱- در صورتی که بخواهیم یک تابع خطای محدب  $f(x)$  را با روش stochastic gradient descent به حداقل برسانیم، با فرض شروع از یک نقطه اختیاری، کدام مورد زیر درباره ضریب یادگیری در مرحله  $t$  (یعنی  $\eta_t$ )، رسیدن به پاسخ بهینه سراسری را تصمیم می‌کند؟

(۱) اگر در هر مرحله،  $\eta_t < 0$  باشد.

(۲) اگر در هر مرحله،  $\eta_t = k$  و  $k > 1$  باشد.

(۳) اگر در هر مرحله، بهصورت  $\eta_t = \sqrt{t}$  تغییر کند.

(۴) اگر در هر مرحله، بهصورت  $\eta_t = \frac{1}{\sqrt{t}}$  تغییر کند.

- ۸۲- در یک دسته داده جداگانه پذیر خطی دوکلاسه، یک طبقه‌بند Hard SVM آموزش داده‌ایم، اگر داده جدیدی به دادگان آموزشی اضافه شود، به قسمی که در داخل حاشیه (margin) قرار گرفته و دادگان کماکان جداگانه پذیر خطی باقی بمانند، در صورت آموزش مجدد سیستم با دادگان جدید، کدام مورد درخصوص عرض حاشیه، درست است؟

(۱) تغییر نمی‌کند.  
(۲) کوچکتر از قبل می‌شود.

(۳) بزرگ‌تر از قبل می‌شود.  
(۴) در حالت کلی، نمی‌توان اظهارنظر کرد.

-۸۳ در یک طبقه‌بندی دوکلاسی تک بعدی که نسبت احتمال پیشین دو کلاس  $\frac{P(C_1)}{P(C_2)} = \frac{27}{2}$  است، یک ویژگی داریم

کهتابع چگالی احتمال آن در دو کلاس، به صورت زیر داده شده است. مرز طبقه‌بند بیز کدام است؟

$$p(x|C_1) = \begin{cases} \frac{x}{2} & 0 \leq x \leq 1 \\ 0 & \text{سایر جاهای} \end{cases}$$

۱) صفر  
۲)  $\frac{1}{4}$   
۳)  $\frac{1}{4}$   
۴)  $\frac{4}{4}$

-۸۴ در یک مسئله  $k-nn$  با مقدار  $k=1$ ، در صورتی که تعداد داده‌ها به سمت بیناییت میل کند، تضمین می‌شود که

خطای سیستم، از چه حدی نسبت به خطای بیز، فراتر نمی‌رود؟

۱) ربع  
۲) نصف  
۳) دو برابر  
۴) چهار برابر

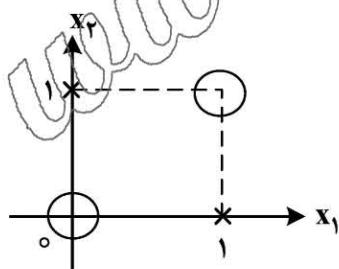
-۸۵ در یک مسئله طبقه‌بندی دوکلاسی با سه ویژگی، بردار میانگین و ماتریس کوواریانس دو کلاس، به صورت زیر داده شده است. می‌خواهیم با معیار فیشر (نسبت پراکندگی بین کلاسی به پراکندگی درون کلاسی) از بین سه ویژگی، ویژگی بهتر را انتخاب کنیم. کدام ویژگی بهتر است؟

$$\underline{\mu}_1 = \begin{pmatrix} \mu_0 \\ \frac{\mu_0}{2} \\ \frac{3\mu_0}{2} \end{pmatrix} \quad \Sigma_1 = \begin{pmatrix} 8\sigma^2 & 0 & 0 \\ 0 & \sigma^2 & 0 \\ 0 & 0 & 10\sigma^2 \end{pmatrix} \quad \underline{\mu}_2 = \begin{pmatrix} -\mu_0 \\ \frac{\mu_0}{2} \\ \frac{3\mu_0}{2} \end{pmatrix} \quad \Sigma_2 = \begin{pmatrix} 8\sigma^2 & 0 & 0 \\ 0 & \sigma^2 & 0 \\ 0 & 0 & 10\sigma^2 \end{pmatrix}$$

۱) اول  
۲) دوم  
۳) سوم  
۴) تمایزی بین سه ویژگی نیست.

-۸۶ در فضای دو بعدی  $(x_1, x_2)$ ، دو داده از دو کلاس به صورت زیر داریم (داده‌های معروف به XOR). با تبدیل

۱)، این چهار داده را به فضای دو بعدی  $(y_1, y_2)$  می‌بریم. با کدام تبدیل، در فضای



$x_1$	$x_2$	XOR
0	0	0
0	1	1
1	0	1
1	1	0

$(y_1, y_2)$  داده‌ها جدایی‌پذیر خطی خواهند بود؟

$$\begin{cases} f_1(x_1, x_2) = x_1 x_2 \\ f_2(x_1, x_2) = \text{Max}(x_1, x_2) \end{cases} \quad (1)$$

$$\begin{cases} f_1(x_1, x_2) = x_1 x_2 \\ f_2(x_1, x_2) = \text{Min}(x_1, x_2) \end{cases} \quad (2)$$

$$\begin{cases} f_1(x_1, x_2) = \text{Max}(x_1, x_2) \\ f_2(x_1, x_2) = x_1^2 - x_2^2 \end{cases} \quad (3)$$

$$\begin{cases} f_1(x_1, x_2) = \text{Min}(x_1, x_2) \\ f_2(x_1, x_2) = x_1^2 - x_2^2 \end{cases} \quad (4)$$

-۸۷- از یک متغیر تصادفی گوسی با متوسط مجھول و واریانس معلوم،  $N$  مشاهده را داریم:  $x_1, x_2, \dots, x_N$ . با روش **Maximum Likelihood**، مقدار متوسط را تخمین زده و آن را  $\hat{\mu}$  نامیم. اگر به  $N$  داده فوق، یک داده دیگر که از همان توزیع تولید شده اضافه کنیم و مجدداً با روش **ML**، متوسط را تخمین زده و  $\hat{\mu}_2$  بنامیم، کدام رابطه، همواره درست است؟

- (۱)  $\hat{\mu}_1 > \hat{\mu}_2$
- (۲)  $\hat{\mu}_1 < \hat{\mu}_2$
- (۳)  $\hat{\mu}_1 = \hat{\mu}_2$

(۴) در حالت کلی، نمی‌توان در مورد برابری  $\hat{\mu}_1$  و  $\hat{\mu}_2$  اظهارنظر کنیم.

-۸۸- کدام مورد درباره خوشبندی **k-means** درست است؟

(۱) یک روش با نظارت است.

(۲) با افزایش تعداد خوشها، هرگز نمی‌توان مقدار بهینه تابع هزینه را افزایش داد.

(۳) مقادیر مراکز نهایی خوشها، همواره مستقل از مقادیر مراکز اولیه خوشها هستند.

(۴) مستقل از مقادیر تنظیمات اولیه، این روش همواره به یک جواب منحصر به فرد می‌رسد.

-۸۹- کدام مورد درباره روش **bagging** درست است؟

(۱) در این روش، از نمونه برداری تصادفی با جایگذاری استفاده می‌شود.

(۲) هدف اصلی آن کاهش بایاس الگوریتم یادگیرنده است.

(۳) تنها زمانی به کارایی بالاتر از یادگیرنده (learner) اولیه می‌رسد که دقت همگی آنها، کمتر از  $50\%$  باشد.

(۴) در صورت استفاده از آن برای **Logistic regression**، پاسخ خوبی به دست نمی‌آید، زیرا همه یادگیرنده‌ها (learners)، دقیقاً به یک مرز تصمیم می‌رسند.

-۹۰- در مقایسه دو طبقه‌بند نزدیک‌ترین همسایگی  $NN-1$  با  $NN-3$ ، کدام مورد در رابطه با  $NN-1$  درست است؟

(۱) دارای واریانس و بایاس کمتری است.

(۲) دارای واریانس بیشتر و بایاس کمتری است.

(۳) دارای واریانس کمتر و بایاس بیشتری است.

### شبکه‌های پیشرفته:

-۹۱- فرض کنید پیام  $M = 1010001101$  داده شده است و از چندجمله‌ای  $p = x^5 + x^4 + x^2 + 1$  برای تعیین **CRC** استفاده کنیم. پیام ارسالی نهایی معادل کدام مورد است؟

(۱)  $110000110111011$

(۲)  $101000110101110$

(۳)  $01110001111011100$

-۹۲- فرض کنید ماشین میزبان A یک فایل بزرگ را روی ارتباط **TCP** برای ماشین میزبان B ارسال می‌کند. این دو ماشین توسط یک پیوند با ظرفیت ۱ گیگابیت در ثانیه و در فاصله انتشار زمانی ۱۰ میلی‌ثانیه از هم، واقع شده‌اند. از اندازه بسته ۱۰۰۰ بایتی جهت ارسال فایل استفاده می‌شود. برای سادگی فرض کنید که اندازه بسته‌های **Ack** بسیار کوچک و قابل چشم‌پوشی است. برای اینکه بهره‌وری کانال حداقل  $80$  درصد باشد، حداقل اندازه پنجره ارسال، چند بسته باید باشد؟

(۱)  $1000$

(۲)  $1500$

(۳)  $2000$

-۹۳- یک پیاده‌سازی خطدار TCP را تصویر کنید که در آن گیرنده به محض دریافت یک سگمنت  $N$  بایتی، برای دادن مربوطه، مقدار  $N$  را بر عددی مثل  $M \leq N$  تقسیم می‌کند (یعنی پیام‌های Ack جدایانه در پاسخ به  $M$  قطعه مجزا از سگمنت دریافتی ارسال می‌کند). به عنوان مثال، اگر گیرنده داده‌هایی در بازه ۱ تا ۱۰۰۰ بایت را دریافت کند (و  $2 = M$  را در نظر بگیریم)، دو پیام Ack برای ۵۰۱ و ۱۰۰۱ ارسال خواهد نمود. فرض کنید که فرستنده TCP به صورت نرمال رفتار می‌کند و یک بسته حاوی ۱۵۰۰ بایت به مقصد این گیرنده ارسال می‌کند (با شماره توالي ۱). گیرنده هم  $3 = M$  تا پیام در پاسخ صادر کند. حال، فرستنده در پاسخ به این Ack‌ها در مرحله بعدی چه بسته‌هایی را ارسال خواهد نمود (از راست به چپ)؟

(۲) ۴۵۰۱، ۳۰۰۱، ۱۵۰۱

(۱) ۳۰۰۰، ۱۵۰۰

(۴) ۶۰۰۰ و ۴۵۰۳۰۰۰، ۱۵۰۰

(۳) ۶۰۰۱، ۴۵۰۱، ۱۵۰۱ و ۴۵۰۱، ۳۰۰۱، ۱۵۰۱

-۹۴- کدام مورد، درست است؟

(۱) هیچ‌گاه دو سوکت TCP روی یک ماشین نمی‌توانند دارای آدرس پورت محلی تکراری باشند.

(۲) روی یک ماشین، امکان ارسال و دریافت به یک سوکت فعل تنها از طریق یک پردازه امکان‌پذیر است.

(۳) در اسناده یک سرویس دهنده از (bind، آدرس IP عمومی) چندین بار به‌ازای هر پورت قابل استفاده است.

(۴) یک سرویس دهنده که دارای ارتباطات فعل با چندین مشتری است، می‌تواند راهاندازی مجدد شود و بدون نیاز به بستن ارتباطاتش با مشتریان به همان پورت سابق bind شود.

-۹۵- فرض کنید که می‌خواهید یک صفحه وب حاوی ۹ محتوای خیلی کوچک را بازیابی نمایید. در صورت استفاده از HTTP غیرماندگار (non-persistent) بدون ارتباطات موازی TCP، چه مدت زمان طول می‌کشد تا کل صفحه دریافت شود و چه تعداد پیام مابین مشتری و سرویس دهنده تبادل می‌شود؟

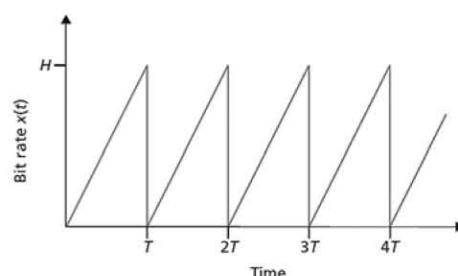
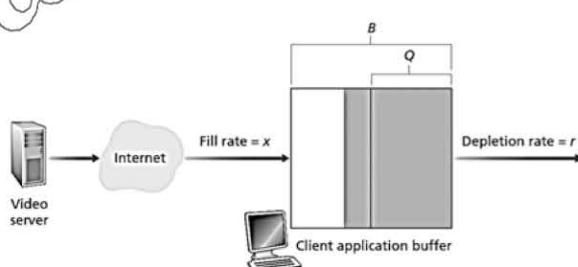
(۲) RTT ۲۰ و ۲۰ پیام

(۱) RTT ۲۰ و ۴۰ پیام

(۴) RTT ۱۰ و ۹ پیام

(۳) RTT ۱۰ و ۱۰ پیام

-۹۶- شکل زیر، جریان‌سازی ویدئو مبتنی بر TCP را نشان می‌دهد که در آن برنامه گیرنده از یک بافر به عمق  $B$  استفاده می‌کند. نرخ نمایش ویدئو (صرف از بافر) برابر با  $r$  است و نرخ انتقال ویدئو  $x$  است که الگوی آن با زمان مطابق نمودار نشان داده شده تغییر می‌کند. در واقع، نرخ انتقال در ابتدای امر صفر است و در لحظه  $t = T$  به صورت خطی تا مقدار  $H$  صعود می‌کند و این الگو مکرراً تکرار می‌شود. آستانه  $Q$  نیز برابر با حجمی است که بافر گیرنده قبل از شروع به پخش باید پر شود. با فرض اینکه آستانه  $Q > H$ ، لحظه‌ای که پخش ویدئو برای تخته‌تین بار آغاز می‌شود، به عنوان تابعی از  $Q$ ،  $H$  و  $T$  کدام است؟



(۲)  $\sqrt{2QT/H}$

(۱)  $TQ/H$

(۴)  $2QT/H$

(۳)  $\sqrt{\frac{QT}{H}}$

۹۷- جهت توزیع یک فایل به اندازه  $F = 700$  مگابایت میان  $N = 1000$  کاربر، دو سناریوی کلاینت سرور و نظری به نظری را تصور نمایید. سرویس دهنده دارای نرخ آپلود  $u_s = 100$  Mbps است و هر نظری دارای نرخ دانلود  $d_i = 5$  Mbps و نرخ آپلود  $u = 300$  kbps است. همچنین، فرض کنید که زمان توزیع برای دو سناریوی کلاینت سرور و نظری به نظری چقدر است؟ (به ترتیب از راست به چپ)

- (۱) ۵ ساعت و ۱۵ دقیقه و ۴۲ ثانیه - ۱۶۳
- (۲) ۵ ساعت و ۱۶ دقیقه و ۴۰ ثانیه - ۱۵۰
- (۳) ۱۵۰ ساعت و ۴ دقیقه و ۴۰ ثانیه - ۵ ساعت و ۱۶ دقیقه و ۴۰ ثانیه
- (۴) ۱۶۳ ساعت و ۶ دقیقه و ۴۳ ثانیه - ۵ ساعت و ۱۵ دقیقه و ۴۲ ثانیه

۹۸- دو میزبان A و B را که به میزان سه پیوند از هم فاصله دارند، تصور کنید. این سه پیوند توسط دو سوئیچ به هم متصل هستند. سه نماد  $d_i$ ,  $s_i$  و  $R_i$  به ترتیب نمایانگ طول، سرعت انتشار و نرخ انتقال پیوند i هستند ( $i = 1, 2, 3$ ). هر سوئیچ یک تأخیر ثابت پردازشی  $d_{proc}$  روی هر بسته ایجاد می‌نماید. اگر یک بسته با طول L را از میزبان A برای B بفرستیم، با فرض اینکه هیچ تأخیر صفت نداشته باشیم، کل تأخیر انتهای بسته برای بسته چقدر است؟ (بر حسب  $L, d_{proc}, d_i, s_i, R_i, i = 1, 2, 3$ )

$$\frac{L}{R_1} + \frac{L}{R_2} + \frac{d_1}{s_1} + \frac{d_2}{s_2} + d_{proc} \quad (1)$$

$$\frac{L}{R_1} + \frac{L}{R_2} + \frac{L}{R_3} + \frac{d_1}{s_1} + \frac{d_2}{s_2} + \frac{d_3}{s_3} + d_{proc} \quad (2)$$

$$\frac{L}{R_1} + \frac{L}{R_2} + \frac{L}{R_3} + \frac{d_1}{s_1} + \frac{d_2}{s_2} + \frac{d_3}{s_3} + 3d_{proc} \quad (3)$$

$$\frac{L}{R_1} + \frac{L}{R_2} + \frac{L}{R_3} + \frac{d_1}{s_1} + \frac{d_2}{s_2} + \frac{d_3}{s_3} + d_{proc} + d_{proc} \quad (4)$$

۹۹- بافر یک مسیریاب را که قبل از یک پیوند خروجی واقع شده است، تصور کنید. فرض کنید که N متوسط تعداد بسته‌های موجود در بافر باشد به اضافه بسته‌ای که در حال ارسال است. هم نرخ ورود بسته‌ها به پیوند را نشان می‌دهد. از نماد d نیز برای نمایش متوسط تأخیر کل (تأخیر صفت به اضافه تأخیر ارسال) استفاده می‌کیم. فرض کنید که بافر مسیریاب به طور متوسط حاوی ۱۰ بسته است و متوسط تأخیر صفت نیز ۱۰ میلی ثانیه باشد. نرخ ارسال پیوند هم ۱۰۰ بسته در ثانیه است. با فرض اینکه هدر رفتی برای بسته‌ها نداشته باشیم، متوسط نرخ ورود بسته‌ها چه تعداد در ثانیه است؟

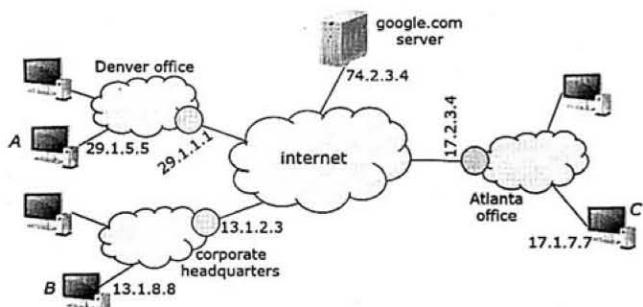
$$500 \quad (2)$$

$$50 \quad (4)$$

$$550 \quad (1)$$

$$150 \quad (3)$$

- ۱۰۰- شکل زیر یک شبکه سازمانی متشكل از سه سایت را نشان می‌دهد که از طریق اینترنت به هم متصل شده‌اند.  
 مسیر باب‌های دروازه (gateway) از پروتکل IPSec برای تبادل ترافیک میان سه سایت استفاده می‌کند.  
 با توجه به اطلاعات داده شده، کدام مورد درست است؟



- (۱) بسته‌های A به C دارای آدرس مبدأ ۲۹.۱.۱.۱ و مقصد ۱۷.۱.۷.۷ هستند و بسته‌های B به سمت Google دارای آدرس مبدأ ۱۳.۱.۸.۸ و مقصد ۷۴.۲.۳.۴ هستند.
- (۲) بسته‌های A به C دارای آدرس مبدأ ۲۹.۱.۱.۱ و مقصد ۱۷.۲.۳.۴ هستند و بسته‌های B به سمت Google دارای آدرس مبدأ ۱۳.۱.۸.۸ و مقصد ۷۴.۲.۳.۴ هستند.
- (۳) بسته‌های A به C دارای آدرس مبدأ ۲۹.۱.۱.۱ و مقصد ۱۷.۱.۷.۷ هستند و بسته‌های B به سمت Google دارای آدرس مبدأ ۱۳.۱.۸.۸ و مقصد ۷۴.۲.۳.۴ هستند.
- (۴) بسته‌های A به C دارای آدرس مبدأ ۲۹.۱.۱.۵ و مقصد ۱۷.۱.۷.۷ هستند و بسته‌های B به سمت Google دارای آدرس مبدأ ۱۳.۱.۱.۳ و مقصد ۷۴.۲.۳.۴ هستند.

### معماری کامپیوتر پیشرفته - VLSI پیشرفت:

- ۱۰۱- در یک پردازنده که ولتاژ آن قابل کنترل است، کاهش ۲۰ درصدی ولتاژ باعث کاهش ۲۰ درصدی فرکانس کار پردازنده می‌شود. نسبت تقریبی توان مصرفی پردازنده با ولتاژ کاهش یافته به توان مصرفی آن در حالت عادی چقدر است؟
- (۱) ۰/۵۱      (۲) ۰/۵۳      (۳) ۰/۶۱      (۴) ۰/۶۳
- ۱۰۲- برای سرعت‌بخشیدن به عملیات ممیز شناور یک پردازنده گرافیکی برای اجرای یک برنامه خاص، دو راهکار پیشنهاد شده است:
- الف - بهبود سخت‌افزار برای اجرای ۲ برابر سریع‌تر همه عملیات ممیز شناور
- ب - بهبود سخت‌افزار برای اجرای ۲۰ برابر سریع‌تر دستور جذر ممیز شناور
- در صورتی که همه دستورات ممیز شناور، ۵۰ درصد و دستورات جذر ممیز شناور، ۱۰ درصد زمان اجرای برنامه را شامل شوند، میزان تسریع اجرای برنامه برای حالت‌های (الف) و (ب) به ترتیب کدام‌اند؟
- (۱) ۱/۱۲ و ۱/۴۳      (۲) ۱/۱۲ و ۱/۴۳      (۳) ۱/۱۰ و ۱/۳۳      (۴) ۱/۵۰ و ۱/۵۳

۱۰۳- در یک پردازنده که دارای آدرس حافظه مجازی با قالب زیر است، آدرس حافظه فیزیکی ۳۶ بیت دارد. برای ترجمه آدرس مجازی به فیزیکی، از دو بافر ترجمه TLB1 و TLB2 استفاده می‌شود. TLB1 دارای ظرفیت ۱۲۸ بیت دارایه با نگاشت مستقیم و TLB2 با ظرفیت ۵۱۲ بیت دارایه و با ساختار انجمانی ۴ راهه (4 Way Set Associative) است.

تعداد بیت‌های مورد نیاز به ترتیب برای ساخت TLB1 و TLB2 کدام‌اند؟

۳۶	۱۲
----	----

آدرس کلمه آدرس صفحه مجازی

- (۱) ۲۳۰۴۰ و ۵۷۶۰  
 (۲) ۳۱۲۳۲ و ۷۸۰۸  
 (۳) ۲۷۱۳۶ و ۶۷۴۸  
 (۴) ۲۷۶۴۸ و ۶۹۱۲

۱۰۴- در یک پردازنده، قالب آدرس مجازی به شکل زیر است. حجم حافظه اصلی ۲۲۴ بایت و حجم حافظه مجازی ۲۳۶ بایت است. اگر حداقل ۲۰ قطعه داشته باشیم و از یک بافر ترجمه TLB به صورت تمام انجمانی (Fully Associative) استفاده کنیم، هر درایه TLB چند بیت است؟ (برای هر درایه یک بیت اعتبار در نظر بگیرید. اندازه صفحات و بلوک‌ها ۴ KB است).

قطعه	صفحه	سطر
------	------	-----

- ۳۵ (۲)  
 ۳۷ (۴)

۱۰۵- در یک سلسله‌مراتب حافظه، حافظه‌های نهان سطح یک، سطح دو و حافظه اصلی را داریم. با داشتن اطلاعات زیر، متوسط زمان دستیابی به حافظه کدام است؟

hit time L 1 = 1 ns

- (۱) ۲/۲

hit time L 2 = 5 ns

- (۲) ۲/۳

miss rate L 1 = 15%

- (۳) ۲/۴

miss rate L 2 = 10%

- (۴) ۲/۵

miss penalty L 2 = 60 CLK

$F_{CLK} = 2 \text{ GHz}$

۱۰۶- در یک پردازنده دارای حافظه مجازی، آدرس دهی حافظه نهان به صورت ایندکس فیزیکی و نشانه مجازی (Physically Indexed, Virtually Tagged) انجام می‌شود. اگر قالب آدرس‌های مجازی و فیزیکی به صورت زیر باشد، حجم حافظه نهان که به صورت انجمانی ۴ راهه (4 Way Set Associative) است،

۳۶ بیت	۱۲ بیت	قالب آدرس مجازی	چند کیلوبایت (KB) است؟
آدرس سطر در صفحه	آدرس کلمه		(۱) ۴
۲۴ بیت	۱۲ بیت	قالب آدرس فیزیکی	(۲) ۸
آدرس سطر در بلوک	آدرس بلوک فیزیکی		(۳) ۱۲
			(۴) ۱۶

۱۰۷- در یک پیش‌بینی کننده انشعاب دوسرطحی از نوع  $(m, n)$ ، در صورتی که بافر انشعاب با ۱۰ بیت پایین PC ایندکس شود، تعداد بیت مورد نیاز برای پیاده‌سازی این بافر کدام است؟

$$2^{10} \times 2^m \times n \quad (۲)$$

$$2^{10} \times 2^{m \times n} \quad (۱)$$

$$2^{10} \times 2^{m+n} \quad (۴)$$

$$2^{10} \times 2^m + n \quad (۳)$$

۱۰۸- اگر از شمارنده دویتی اشباع‌شونده برای پیش‌بینی انشعاب یک دستورالعمل انشعاب شرطی استفاده کنیم و الگوی پرش‌های این دستور (از چپ به راست) به صورت زیر باشد، چه نسبتی از پرش‌ها درست پیش‌بینی شده است؟ (فرض کنید شمارنده در ابتدا مقدار  $\emptyset$  را دارد).

N, N, T, T, T, T, N, N, T, T, N, T, T, T

→

$$\begin{array}{r}
 \frac{8}{15} \quad (2) \\
 \frac{10}{15} \quad (4) \\
 \hline
 \frac{7}{15} \quad (1) \\
 \frac{9}{15} \quad (3)
 \end{array}$$

۱۰۹- در الگوریتم زمان‌بندی اجرای پویا و خارج از ترتیب (OOO) توماسولو، کدام‌یک از جملات زیر نادرست است؟

- (۱) به‌ازای هر ایستگاه رزرو (Reservation station) یک واحد عملیاتی وجود دارد.
- (۲) دستورالعمل‌ها از واحد دستورالعمل به صورت اولین ورودی - اولین خروجی (FIFO)، وارد صف دستورالعمل می‌شوند.
- (۳) تمام نتایج تولیدشده توسط واحدهای عملیاتی و واحد بارگیری (Load unit)، روی یک گذرگاه داده مشترک قرار می‌گیرند.
- (۴) هر ایستگاه رزرو، شامل اطلاعاتی درباره عملی که باید انجام شود، اپرندوها و اطلاعاتی راجع به چگونگی حل و فصل مخاطرات (Hazards) هستند.

۱۱۰- در الگوریتم زمان‌بندی اجرای پویا و خارج از ترتیب (OOO) توماسولو که در آن اجرای دستورات می‌تواند با گمانهزنی (Speculative) باشد، کدام‌یک از عبارت‌های زیر نادرست است؟

- (۱) ورود دستورات به ترتیب برنامه، اجرای آنها خارج از ترتیب و اتمام آنها به ترتیب است.
- (۲) با افزودن ROB به الگوریتم توماسولو، بافر ذخیره‌سازی (Store Buffer) حذف شده و ROB کار آن را انجام می‌دهد.
- (۳) با افزودن ROB، تعدادی از واحدهای عملیاتی سادم مثل INC و DEC حذف شده و ROB کار آنها را انجام می‌دهد.
- (۴) نیاز به یک بافر ROB، داریم که فاز اتمام دستورات (Commit) متناسب با ترتیب ورود دستورات انجام دهد.

۱۱۱- فرض کنید برای اجرای یک برنامه در یک سیستم با  $100$  پردازنده می‌خواهیم تسریع  $50$  برابری نسبت به اجرای همان برنامه با فقط یک پردازنده داشته باشیم. چند درصد برنامه باید قابلیت اجرای موازی داشته باشد؟

$$\begin{array}{r}
 97/02 \quad (2) \\
 98/98 \quad (4) \\
 \hline
 96/43 \quad (1) \\
 98/86 \quad (3)
 \end{array}$$

۱۱۲- در یک سیستم چند پردازنده‌ای با حافظه اصلی توزیع شده بین پردازنده‌ها، هزینه دسترسی به حافظه دور توسط یک پردازنده  $300\text{ ns}$  است. اگر برای اجرای یک برنامه در این سیستم،  $2/0$  درصد از دسترسی‌های به حافظه، مربوط به حافظه دور باشد، تعیین کنید اجرای برنامه در این حالت چند برابر نسبت به حالتی که همه دسترسی‌های حافظه در حافظه محلی تأمین شود، کندر است؟ (CPI) را برای حالت بدون دسترسی به حافظه دور،  $5/0$  فرض کنید. فرکانس ساعت سیستم  $2\text{ GHZ}$  است.

$$\begin{array}{r}
 1/6 \quad (2) \\
 1/83 \quad (4) \\
 \hline
 1/5 \quad (1) \\
 1/7 \quad (3)
 \end{array}$$

۱۱۳- در سیستم‌های چندپردازنده‌ای که از حافظه مشترک استفاده می‌کنند، همسانی حافظه نهان (Cache Coherency) یکی از چالش‌های مهم است. کدامیک از عبارت‌های زیر در این زمینه، نادرست است؟

- ۱) پروتکل همسانی Snoopy، معمولاً برای سیستم‌های چندپردازنده با حافظه مشترک توزیع‌نشده (SMP) و پروتکل Directory.
- ۲) در پروتکل Snoopy، اگر یکی از حافظه‌های نهان بلوکی را به صورت Modified در اختیار داشته باشد، با دریافت پیام Write miss، بلوک خود را در حافظه می‌نویسد و به حالت Invalid می‌رود.
- ۳) در پروتکل Snoopy، اگر یکی از حافظه‌های نهان، بلوکی را به صورت Shared در اختیار داشته باشد، با دریافت پیام Write miss از گذرگاه، آن بلوک را Invalid می‌کند.

۴) در پروتکل Snoopy، اگر یکی از حافظه‌های نهان، بلوکی را به صورت Shared در اختیار داشته باشد و از سمت پردازنده خود پیام Write miss دریافت کند، بلوک را در اختیار پردازنده قرار داده و آن را به حالت Modified آورده.

۱۱۴- در یک سیستم دوپردازنده‌ای با حافظه مشترک، بلوک‌های حافظه نهان مربوط به هر یک از پردازنده‌ها ۲ کلمه‌ای هستند. اگر دو کلمه A و B که در یک بلوک حافظه اصلی هستند، توسط این دو پردازنده به ترتیب زیر مورد دسترسی قرار گیرند، تعیین کنید کدامیک «دسترسی اشتراکی درست» (True sharing miss) و کدامیک «دسترسی اشتراکی غلط» (False Sharing miss) هستند؟ (برای شروع فرض می‌شود بلوک مورد نظر به صورت Modified در اختیار P ۲ است

۱: P ۱ Writes A

۲: P ۲ Writes B

۲: P ۱ Writes B

۱: P ۲ Reads A

و ۱ P قبلًا دسترسی به این بلوک نداشته است).

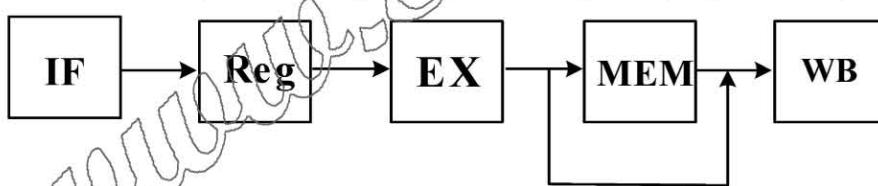
(۱) صحیح، غلط، صحیح، غلط

(۲) غلط، صحیح، غلط، صحیح

(۳) صحیح، صحیح، غلط، غلط

(۴) غلط، غلط، صحیح، صحیح

۱۱۵- در خط لوله ۵ قسمتی پردازنده MIPS، ۴ دستور العمل زیر به ترتیب وارد خط لوله می‌شوند. اگر فقط واحد Forwarding داشته باشیم، برای جلوگیری از مخاطرات در خط لوله چند دستور NOP و در کجا باید برنامه اضافه کنیم؟



I<sub>1</sub>: add r<sub>5</sub>, r<sub>2</sub>, r<sub>1</sub>

I<sub>2</sub>: lw r<sub>3</sub>, 4(r<sub>5</sub>)

I<sub>3</sub>: or r<sub>3</sub>, r<sub>5</sub>, r<sub>3</sub>

I<sub>4</sub>: sw r<sub>3</sub>, 0(r<sub>5</sub>)

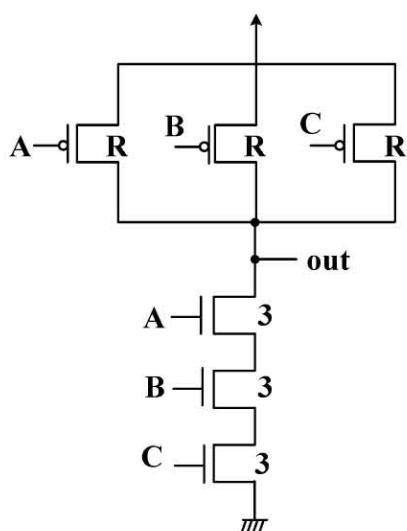
(توجه: در نیمه اول CLK، نتایج در بانک ثبات نوشته و در نیمه دوم CLK، ثبات‌ها خوانده می‌شوند.)

(۱) یک دستور NOP بین I<sub>۲</sub> و I<sub>۳</sub>

(۲) دو دستور NOP: یکی بین I<sub>۲</sub> و I<sub>۳</sub> و یکی بین I<sub>۳</sub> و I<sub>۴</sub>

(۳) سه دستور NOP: که هریک بین I<sub>۱</sub> و I<sub>۲</sub>، I<sub>۲</sub> و I<sub>۳</sub>، I<sub>۳</sub> و I<sub>۴</sub>

(۴) با داشتن Forwarding برای این دستورات، نیاز به NOP نیست.



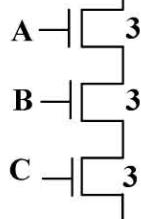
۱۱۶- مقدار تلاش منطقی (g) هر کدام از ورودی‌ها مدار زیر، چقدر است؟

$$g = (3 + r)/(3) \quad (1)$$

$$g = (3r)/(1+r) \quad (2)$$

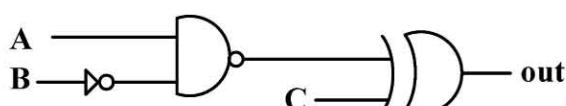
$$g = (3 + r)/(1+r) \quad (3)$$

$$g = (3 + r)/(1+r/3) \quad (4)$$



۱۱۷- مقدار ضریب تغییرات گره خروجی **out** در مدار زیر چقدر است؟ (فرض کنید احتمال یک بودن ورودی‌های A و B، برابر

با  $\frac{1}{4}$  و احتمال یک بودن ورودی C، برابر با  $\frac{1}{2}$  است.)



$$\alpha = \frac{1}{4} \quad (1)$$

$$\alpha = \frac{1}{2} \quad (2)$$

$$\alpha = \frac{39}{256} \quad (3)$$

$$\alpha = \frac{15}{256} \quad (4)$$

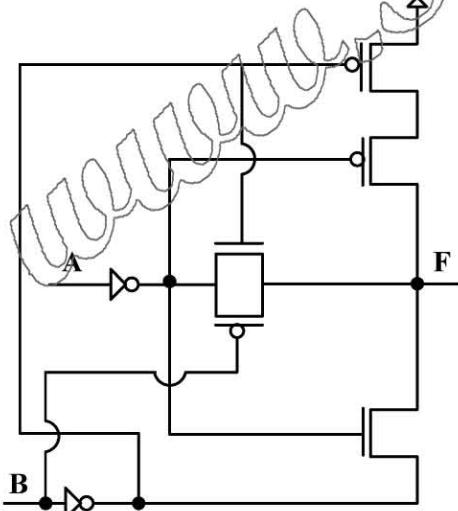
۱۱۸- مدار زیر چه تابعی را پیاده می‌کند؟

$$F = A \text{ AND } B \quad (1)$$

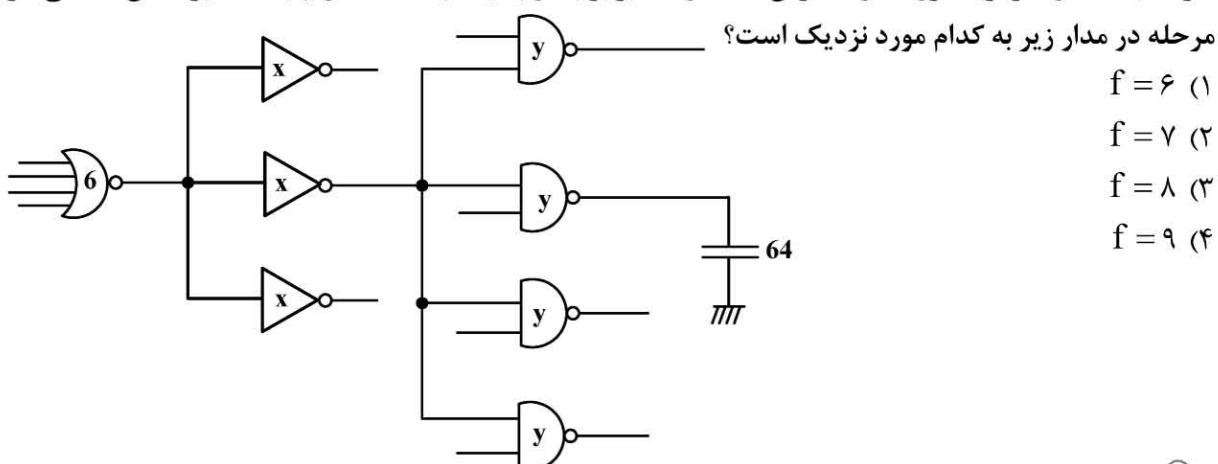
$$F = A \text{ NOR } B \quad (2)$$

$$F = A \text{ XOR } B \quad (3)$$

$$F = A \text{ XNOR } B \quad (4)$$



- ۱۱۹- اگر نسبت اندازه ترانزیستورها در معکوس کننده واحد برابر با دو به یک باشد، مقدار پهنیه تأخیر تلاش منطقی هر مرحله در مدار زیر به کدام مورد نزدیک است؟

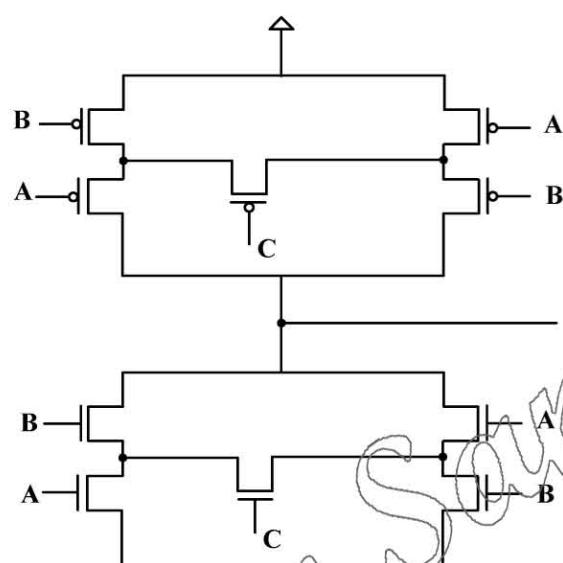


$$f = 6 \quad (1)$$

$$f = 7 \quad (2)$$

$$f = 8 \quad (3)$$

$$f = 9 \quad (4)$$



- ۱۲۰- مدار زیر چه تابعی را پیاده می کند؟

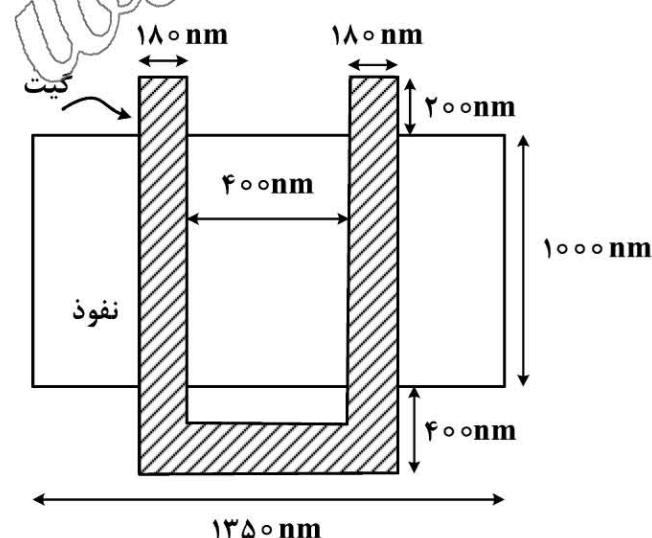
$$F = (A \oplus B \oplus C)' \quad (1)$$

$$F = (A \oplus B \oplus C) \quad (2)$$

$$F = (AB + AC + BC) \quad (3)$$

$$F = (AB + AC + BC)' \quad (4)$$

- ۱۲۱- اگر مقدار خازن گیت در واحد سطح برابر با  $10 \text{ fF}/\mu\text{m}^2$  باشد، مقدار کل خازن گیت در شکل زیر چقدر است؟



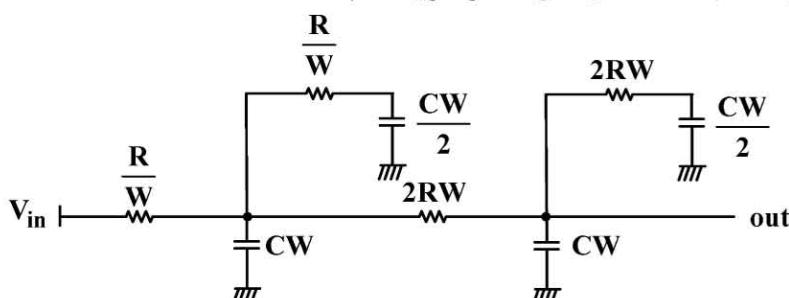
$$C_g = 1/8 \text{ fF} \quad (1)$$

$$C_g = 3/8 \text{ fF} \quad (2)$$

$$C_g = 5/76 \text{ fF} \quad (3)$$

$$C_g = 6/48 \text{ fF} \quad (4)$$

۱۲۲- مقدار تأخیر مدار زیر از  $V_{in}$  تا خروجی Out با استفاده از مدل تأخیر المور، کدام است؟



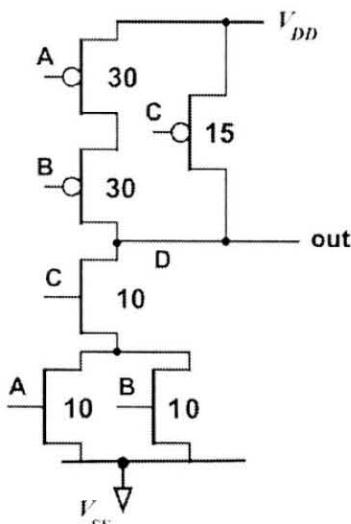
$$3RC(1 + W^2) \quad (1)$$

$$2RC(1 + W^2) \quad (2)$$

$$3RC(0.5 + W^2) \quad (3)$$

$$2RC(1 + 2W^2) \quad (4)$$

۱۲۳- در مدار زیر چنانچه ورودی های A و C بتوانند به جای یکدیگر سوئیچ زده شوند، ممکن است به اشتباہ مقادیر درستی را در خروجی داشته باشیم و به همین دلیل نتواتنیم خطایی را شناسایی کنیم. کدام بردارهای آزمون (در هر دو بخش pMOS و nMOS) قادر به شناسایی چنین خطایی است؟



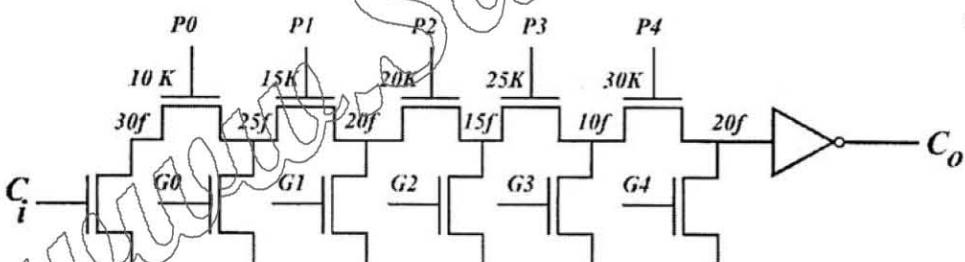
$$ABC = 000 \quad (1)$$

$$ABC = 011 \quad (2)$$

$$ABC = 110 \quad (3)$$

$$3 \text{ موارد } 2 \text{ و } 4 \quad (4)$$

۱۲۴- در شکل زیر ۱، اگر تأخیر وارونگر  $P_o \sim P_f = 1111^0$  و  $G_o \sim G_f = 11001$  باشد، تأخیر مدار چقدر خواهد شد؟



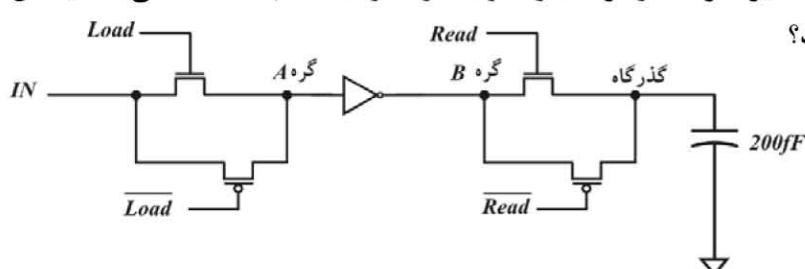
$$2/35 \text{ ns} \quad (1)$$

$$2/43 \text{ ns} \quad (2)$$

$$225^0 \text{ psec} \quad (3)$$

$$250^0 \text{ psec} \quad (4)$$

۱۲۵- شکل زیر یک لج پویا (عنصر ذخیره داده) را با یک پورت دستیابی که خروجی لج را به گذرگاه متصل کرده است، نشان می دهد. چنانچه لج مقدار صفر را ذخیره کرده (در گره A) و گذرگاه در آغاز LOW باشد، هنگامی که سیگнал Read را فعال کنیم، چه اتفاقی می افتد؟



(۱) مشکلی وجود ندارد.

(۲) مشکل اشتراک بار وجود دارد و مقدار گره A تغییر می کند.

(۳) اگر گیت انتقالی Read بزرگتر باشد، مشکلی پیش نخواهد آمد.

(۴) مشکل اشتراک بار وجود دارد، اما مقدار گره A تغییر پیدا نمی کند.